



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2019-0072196
(43) 공개일자 2019년06월25일

(51) 국제특허분류(Int. Cl.)
G09G 3/32 (2016.01) G09G 3/20 (2006.01)
(52) CPC특허분류
G09G 3/32 (2013.01)
G09G 3/2003 (2013.01)
(21) 출원번호 10-2017-0173360
(22) 출원일자 2017년12월15일
심사청구일자 없음

(71) 출원인
엘지디스플레이 주식회사
서울특별시 영등포구 여의대로 128(여의도동)
(72) 발명자
박진우
경기도 파주시 월롱면 엘지로 245
이동훈
경기도 파주시 월롱면 엘지로245
(74) 대리인
특허법인(유한) 대아

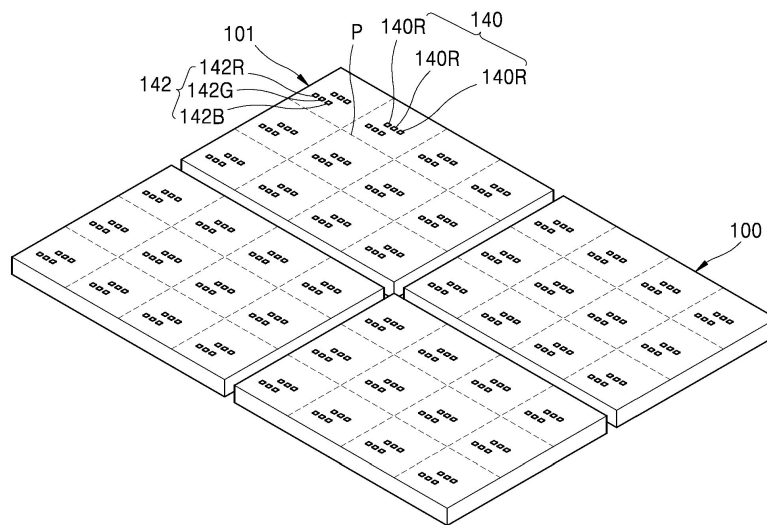
전체 청구항 수 : 총 13 항

(54) 발명의 명칭 마이크로LED 표시장치 및 그 구동방법

(57) 요약

본 발명은 타일링 마이크로LED 표시장치에 심볼량을 방지하기 위한 것으로, 각각에 수평방향 및 수직방향으로 이격되어 배치되는 제1마이크로LED 및 제2마이크로LED가 배치된 복수의 화소영역을 포함하는 복수의 표시패널이 타일링된 마이크로LED표시장치에 있어서, 서로 인접하는 제1표시패널 및 제2표시패널 사이에 틈이 없는 경우 제1표시패널 및 제2표시패널의 제1마이크로LED를 구동하여 화상을 표시하는 단계와, 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제2허용오차범위(β)를 초과하는 경우($d > \beta$), 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하여 화상을 표시하는 단계로 구성된다.

대표도



명세서

청구범위

청구항 1

각각 복수의 화소영역을 포함하고 소정의 타일링 간격으로 타일링된 복수의 표시패널;

상기 표시패널의 각각의 화소영역에 배치되며, 구동함에 따라 화상을 구현하는 제1마이크로LED; 및

상기 표시패널의 각각의 화소영역에 배치되며, 상기 제1마이크로LED으로부터 수평방향 및 수직방향으로 이격된 제2마이크로LED로 구성되며,

상기 복수의 표시패널의 타일링 간격이 설정된 허용오차범위를 초과하는 경우 제1마이크로LED를 오프하고 제2마이크로LED를 구동하는 것을 특징으로 하는 마이크로LED 표시장치.

청구항 2

제1항에 있어서, 상기 제1마이크로LED 및 제2마이크로LED는 10-100 μ m의 크기인 마이크로LED 표시장치.

청구항 3

제1항에 있어서, 상기 표시패널,

기판;

상기 기판의 상면에 배치된 게이트라인 및 데이터라인;

상기 기판의 상면에 배치된 박막트랜지스터; 및

기판의 배면에 배치된 회로모듈을 포함하는 마이크로LED 표시장치.

청구항 4

제3항에 있어서, 상기 제1마이크로LED 및 제2마이크로LED는 각각 R,G,B 컬러를 발광하는 R,G,B 마이크로LED를 포함하는 마이크로LED 표시장치.

청구항 5

제4항에 있어서, 한 화소영역내의 제1마이크로LED 및 제2마이크로LED는 각각 서로 다른 박막트랜지스터에 의해 구동하는 마이크로LED 표시장치.

청구항 6

각각에 수평방향 및 수직방향으로 이격되어 배치되는 제1마이크로LED 및 제2마이크로LED가 배치된 복수의 화소영역을 포함하는 복수의 표시패널이 타일링된 마이크로LED표시장치에 있어서,

서로 인접하는 제1표시패널 및 제2표시패널 사이에 틈이 없는 경우 제1표시패널 및 제2표시패널의 제1마이크로LED를 구동하여 화상을 표시하는 단계; 및

제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제2허용오차범위(β)를 초과하는 경우($d > \beta$), 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하여 화상을 표시하는 단계로 구성된 마이크로LED 표시장치 구동방법.

청구항 7

제6항에 있어서, 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제1허용오차범위(α) 미만인 경우($d < \alpha$), 제1표시패널 및 제2표시패널의 제1마이크로LED를 구동하여 화상을 표시하는 단계를 추가로 포함하는 마이크로LED 표시장치 구동방법.

청구항 8

제6항에 있어서, 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제1허용오차범위(α)를 초과하고 제2허용오차범위(β) 미만인 경우($\alpha < d < \beta$), 제1표시패널 및 제2표시패널의 제1마이크로LED를 구동하며, 제1표시패널 및 제2표시패널의 경계의 화소영역의 제1마이크로LED의 휘도를 보상하여 화상을 표시하는 단계를 추가로 포함하는 마이크로LED 표시장치 구동방법.

청구항 9

제6항에 있어서, 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제2허용오차범위(β)를 초과하고 제1마이크로LED와 제2마이크로LED 사이의 이격거리(s) 미만인 경우($\beta < d < s$), 상기 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하고 구동되는 제1마이크로LED와 제2마이크로LED의 휘도를 보상하여 화상을 표시하는 단계를 추가로 포함하는 마이크로LED 표시장치 구동방법.

청구항 10

제6항에 있어서, 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제1마이크로LED와 제2마이크로LED 사이의 이격거리(s)를 초과하고 제1마이크로LED 및 제2마이크로LED 사이의 이격거리(s)와 제1허용오차범위(α)의 합 미만인 경우($s < d < s + \alpha$), 상기 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하여 화상을 표시하는 단계를 추가로 포함하는 마이크로LED 표시장치 구동방법.

청구항 11

제6항에 있어서, 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제1마이크로LED 및 제2마이크로LED 사이의 이격거리(s)와 제1허용오차범위(α)의 합을 초과하고 제1마이크로LED 및 제2마이크로LED 사이의 이격거리(s)와 제2허용오차범위(β)의 합 미만인 경우($s + \alpha < d < s + \beta$), 상기 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하고 구동되는 제1마이크로LED와 제2마이크로LED의 휘도를 보상하여 화상을 표시하는 단계를 추가로 포함하는 마이크로LED 표시장치 구동방법.

청구항 12

제6항 내지 제11항의 어느 한항에 있어서, 상기 제1표시패널 및 제2표시패널은 수평방향으로 타일링되며, 상기 조립오차는 수평방향으로의 표시패널의 이격거리 또는 중첩거리인 마이크로LED 표시장치 구동방법.

청구항 13

제6항 내지 제11항의 어느 한항에 있어서, 상기 제1표시패널 및 제2표시패널은 수직방향으로 타일링되며, 상기 조립오차는 수직방향으로의 표시패널의 이격거리 또는 중첩거리인 마이크로LED 표시장치 구동방법.

발명의 설명

기술분야

[0001] 본 발명은 심불량을 방지할 수 있는 마이크로LED 표시장치 및 그 구동방법에 관한 것이다.

배경기술

[0002] 공액고분자(conjugate polymer)의 하나인 폴리(p-페닐렌비닐렌)(PPV)을 이용한 유기전계 발광소자가 개발된 이래 전도성을 지닌 공액고분자와 같은 유기물에 대한 연구가 활발하게 진행되고 있다. 이러한 유기물을 박막트랜지스터(Thin Film Transistor), 센서, 레이저, 광전소자 등에 응용하기 위한 연구도 계속 진행되고 있으며, 그 중에서도 유기전계발광 표시장치에 대한 연구가 가장 활발하게 진행되고 있다.

[0003] 인광물질(phosphors) 계통의 무기물로 이루어진 전계발광소자의 경우 작동전압이 교류 200V 이상 필요하고 소자의 제작 공정이 진공증착으로 이루어지기 때문에 대량화가 어렵고 특히 청색발광이 어려운 뿐만 아니라 제조가 격이 높다는 단점이 있다. 그러나, 유기물로 이루어진 전계발광소자는 뛰어난 발광효율, 대면적화의 용이화, 공정의 간편성, 특히 청색발광을 용이하게 얻을 수 있다는 장점과 함께 흰 수 있는 전계발광소자의 개발이 가능하

다는 점등에 의하여 차세대 표시장치로서 각광받고 있다.

[0004] 현재에는 액정표시장치와 마찬가지로 각 화소(pixel)에 능동형 구동소자를 구비한 액티브 매트릭스(Active Matrix) 유기전계발광 표시장치가 평판표시장치(Flat Panel Display)로서 활발히 연구되고 있다.

[0005] 그러나, 이러한 유기전계발광 표시장치는 다음과 같은 문제가 있다.

[0006] 일반적으로 유기전계발광 표시장치는 미세한 금속 새도우마스크를 이용하여 기판상에 유기발광층을 증착한다. 그러나, 이러한 금속 새도우마스크를 이용한 공정에서는 대면적 유기전계발광 표시장치를 형성하는 데에 한계가 있었다. 또한, 고해상도의 표시장치의 경우 금속 새도우마스크를 고해상도로 제작해야 하지만, 이 금속 새도우마스크의 제작에도 한계가 있었다.

[0007] 이러한 문제를 해결하기 위해, 백색 발광소자와 컬러필터를 조합한 유기전계발광 표시장치가 제안되고 있다. 이러한 백색 유기전계발광 표시장치에서는 유기물질의 사용량이 적고 공정시간이 짧으며 수율이 높고 비용이 절감된다는 장점이 있다. 그러나, 백색 유기전계발광 표시장치에서는 컬러필터에 의한 광흡수로 인해 휘도가 저하되며 색순도가 저하되는 문제가 발생하게 된다. 또한, 여전히 대면적 크기의 표시장치를 제작하는데에는 한계가 있었다.

발명의 내용

해결하려는 과제

[0008] 본 발명은 상기한 점을 감안하여 이루어진 것으로, 마이크로LED를 구비한 마이크로LED 표시장치를 제공하는 것을 목적으로 한다.

[0009] 본 발명의 다른 목적은 다수의 마이크로LED 표시패널을 타일링할 때 타일링오차에 의해 화면상에 심이 표시되는 것을 방지할 수 있는 마이크로LED 표시장치 및 그 구동방법을 제공하는 것이다.

과제의 해결 수단

[0010] 본 발명의 마이크로LED 표시장치는 각각 복수의 화소영역을 포함하고 소정의 타일링 간격으로 타일링된 복수의 표시패널과, 상기 표시패널의 각각의 화소영역에 배치되며, 구동함에 따라 화상을 구현하는 제1마이크로LED와, 상기 표시패널의 각각의 화소영역에 배치되며, 상기 제1마이크로LED로부터 수평방향 및 수직방향으로 이격된 제2마이크로LED로 구성되며, 상기 복수의 표시패널의 타일링 간격이 설정된 허용오차범위를 초과하는 경우 제1마이크로LED를 오프하고 제2마이크로LED를 구동하는 것을 특징으로 한다.

[0011] 상기 제1마이크로LED 및 제2마이크로LED는 10-100 μ m의 크기이며, 표시패널은 기판과, 상기 기판의 상면에 배치된 게이트라인 및 데이터라인과, 상기 기판의 상면에 배치된 박막트랜지스터와, 기판의 배면에 배치된 회로모듈을 포함한다.

[0012] 상기 제1마이크로LED 및 제2마이크로LED는 각각 R,G,B 컬러를 발광하는 R,G,B 마이크로LED로서, 각각 서로 다른 박막트랜지스터에 의해 구동된다.

[0013] 또한, 본 발명의 마이크로LED 표시장치 구동방법은 각각에 수평방향 및 수직방향으로 이격되어 배치되는 제1마이크로LED 및 제2마이크로LED가 배치된 복수의 화소영역을 포함하는 복수의 표시패널이 타일링된 마이크로LED 표시장치에 있어서, 서로 인접하는 제1표시패널 및 제2표시패널 사이에 틈이 없는 경우 제1표시패널 및 제2표시패널의 제1마이크로LED를 구동하여 화상을 표시하는 단계와, 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제2허용오차범위(β)를 초과하는 경우($d > \beta$), 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하여 화상을 표시하는 단계로 구성된다.

[0014] 또한, 본 발명의 마이크로LED 표시장치 구동방법은 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제1허용오차범위(α) 미만인 경우($d < \alpha$), 제1표시패널 및 제2표시패널의 제1마이크로LED를 구동하여 화상을 표시하는 단계를 추가로 포함한다.

[0015] 그리고, 발명의 마이크로LED 표시장치 구동방법은 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제1허용오차범위(α)를 초과하고 제2허용오차범위(β) 미만인 경우($\alpha < d < \beta$), 제1표시패널 및 제2표시패널의 제1마이크로LED를 구동하며, 제1표시패널 및 제2표시패널의 경계의 화소영역의 제1마이크로LED의 휘도를

보상하여 화상을 표시하는 단계를 추가로 포함한다.

[0016] 또한, 발명의 마이크로LED 표시장치 구동방법은 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제2허용오차범위(β)를 초과하고 제1마이크로LED와 제2마이크로LED 사이의 이격거리(s) 미만인 경우($\beta < d < s$), 상기 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하고 구동되는 제1마이크로LED와 제2마이크로LED의 휘도를 보상하여 화상을 표시하는 단계를 추가로 포함한다.

[0017] 또한, 본 발명의 마이크로LED 표시장치 구동방법은 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제1마이크로LED와 제2마이크로LED 사이의 이격거리(s)를 초과하고 제1마이크로LED 및 제2마이크로LED 사이의 이격거리(s)와 제1허용오차범위(α)의 합 미만인 경우($s < d < s + \alpha$), 상기 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하여 화상을 표시하는 단계를 추가로 포함한다.

[0018] 또한, 본 발명의 마이크로LED 표시장치 구동방법 서로 인접하는 제1표시패널 및 제2표시패널 사이의 조립오차(d)가 제1마이크로LED 및 제2마이크로LED 사이의 이격거리(s)와 제1허용오차범위(α)의 합을 초과하고 제1마이크로LED 및 제2마이크로LED 사이의 이격거리(s)와 제2허용오차범위(β)의 합 미만인 경우($s + \alpha < d < s + \beta$), 상기 제1표시패널 및 제2표시패널의 경계영역에 배치된 제1표시패널의 화소영역에는 제1마이크로LED를 구동하고 제2표시패널의 화소영역에는 제2마이크로LED를 구동하고 구동되는 제1마이크로LED와 제2마이크로LED의 휘도를 보상하여 화상을 표시하는 단계를 추가로 포함한다.

발명의 효과

[0019] 본 발명에서는 무기물재료로 구성된 마이크로LED를 대면적 기판상에 단순히 전사하여 표시장치를 제작하므로, 휘도가 높고 수명이 길며 단가가 낮은 대면적 표시장치를 용이하게 제작할 수 있게 된다.

[0020] 또한, 본 발명에서는 복수의 마이크로LED 표시패널을 타일링할 때 리턴던시 마이크로LED를 주발광 LED로부터 수평 및 수직으로 일정 거리 이격시켜 배치하여, 타일링오차가 발생하는 경우 상기 리턴던시 마이크로LED를 구동함으로써 타일링오차에 따른 심불량을 방지할 수 있게 된다.

도면의 간단한 설명

[0021] 도 1은 본 발명에 따른 마이크로LED 표시패널을 개략적으로 나타내는 사시도.

도 2는 본 발명에 따른 마이크로LED 표시패널의 구조를 구체적으로 나타내는 단면도.

도 3은 도 2에 도시된 마이크로LED의 구조를 나타내는 단면도.

도 4는 복수의 마이크로LED 표시패널이 타일링된 타일링 마이크로LED 표시장치를 개략적으로 나타내는 도면.

도 5는 본 발명에 따른 타일링 마이크로LED 표시장치의 인접하는 표시패널을 나타내는 평면도.

도 6은 제1마이크로LED와 제2마이크로LED가 x-방향을 따라 이격되지 않은 구조의 마이크로LED 표시장치를 나타내는 도면.

도 7은 본 발명에 따른 타일링 마이크로LED 표시장치로서, 수평 및 수직방향으로의 조립된 마이크로LED 표시패널을 개략적으로 나타내는 평면도.

도 8a-도 8f는 인접하는 마이크로LED 표시패널 사이의 수평방향의 간격으로 인한 암선불량을 방지하는 방법을 나타내는 도면.

도 9a-도 9f는 인접하는 마이크로LED 표시패널 사이의 수직방향의 간격으로 인한 암선불량을 방지하는 방법을 나타내는 도면.

도 10a-도 10f는 인접하는 마이크로LED 표시패널 사이의 수평방향의 중첩으로 인한 휘선불량을 방지하는 방법을 나타내는 도면.

도 11a-도 11f는 인접하는 마이크로LED 표시패널 사이의 수직방향의 중첩으로 인한 휘선불량을 방지하는 방법을 나타내는 도면.

발명을 실시하기 위한 구체적인 내용

- [0022] 본 발명의 이점 및 특징, 그리고 그것들을 달성하는 방법은 첨부되는 도면과 함께 상세하게 후술되어 있는 실시예들을 참조하면 명확해질 것이다. 그러나 본 발명은 이하에서 개시되는 실시예들에 한정되는 것이 아니라 서로 다른 다양한 형태로 구현될 것이며, 단지 본 실시예들은 본 발명의 개시가 완전하도록 하며, 본 발명이 속하는 기술 분야에서 통상의 지식을 가진 자에게 발명의 범주를 완전하게 알려주기 위해 제공되는 것이며, 본 발명은 청구항의 범주에 의해 정의될 뿐이다.
- [0023] 본 발명의 실시예를 설명하기 위한 도면에 개시된 형상, 크기, 비율, 각도, 개수 등은 예시적인 것이므로 본 발명이 도시된 사항에 한정되는 것은 아니다. 명세서 전체에 걸쳐 동일 참조 부호는 동일 구성 요소를 지칭한다. 또한, 본 발명을 설명함에 있어서, 관련된 공지 기술에 대한 구체적인 설명이 본 발명의 요지를 불필요하게 흐릴 수 있다고 판단되는 경우 그 상세한 설명은 생략한다. 본 명세서 상에서 언급한 '포함한다', '갖는다', '이루어진다' 등이 사용되는 경우 '~만'이 사용되지 않는 이상 다른 부분이 추가될 수 있다. 구성 요소를 단수로 표현한 경우에 특별히 명시적인 기재 사항이 없는 한 복수를 포함하는 경우를 포함한다.
- [0024] 구성 요소를 해석함에 있어서, 별도의 명시적 기재가 없더라도 오차 범위를 포함하는 것으로 해석한다.
- [0025] 위치 관계에 대한 설명일 경우, 예를 들어, '~상에', '~상부에', '~하부에', '~옆에' 등으로 두 부분의 위치 관계가 설명되는 경우, '바로' 또는 '직접'이 사용되지 않는 이상 두 부분 사이에 하나 이상의 다른 부분이 위치할 수도 있다.
- [0026] 시간 관계에 대한 설명일 경우, 예를 들어, '~후에', '~에 이어서', '~다음에', '~전에' 등으로 시간적 선후 관계가 설명되는 경우, '바로' 또는 '직접'이 사용되지 않는 이상 연속적이지 않은 경우도 포함할 수 있다.
- [0027] 제1, 제2 등이 다양한 구성요소들을 서술하기 위해서 사용되나, 이들 구성요소들은 이들 용어에 의해 제한되지 않는다. 이들 용어들은 단지 하나의 구성 요소를 다른 구성요소와 구별하기 위하여 사용하는 것이다. 따라서, 이하에서 언급되는 제1 구성요소는 본 발명의 기술적 사상 내에서 제2 구성요소일 수도 있다.
- [0028] 본 발명의 여러 실시예들의 각각 특징들이 부분적으로 또는 전체적으로 서로 결합 또는 조합 가능하고, 기술적으로 다양한 연동 및 구동이 가능하며, 각 실시예들이 서로에 대하여 독립적으로 실시 가능할 수도 있고 연관 관계로 함께 실시할 수도 있다.
- [0029] 이하, 첨부한 도면을 참조하여 본 발명에 대해 상세히 설명한다.
- [0030] 도 1은 본 발명의 일실시예에 따른 마이크로LED 표시패널을 나타내는 도면이다.
- [0031] 도 1에 도시된 바와 같이, 본 발명의 일실시예에 따른 마이크로LED 표시패널(100)은 기판(110)과, 상기 기판(110)상에 실장된 복수의 마이크로LED(140)로 구성된다.
- [0032] 상기 기판(110)은 유리와 같이 투명한 물질로 구성될 수 있으며, 복수의 화소영역(P)이 형성된다. 도면에는 도시하지 않았지만, 상기 기판(110)은 TFT어레이기판으로서, 상면의 화소영역(P)에는 상기 마이크로LED(140)를 구동하기 위한 박막트랜지스터와 각종 배선들이 형성된다. 상기 박막트랜지스터가 온(on)되면, 상기 배선을 통해 외부로부터 입력된 구동신호가 마이크로 LED(140)에 인가되어 상기 마이크로LED(140)가 발광하게 되어 화상을 구현한다.
- [0033] 이때, 기판(110)의 각각의 화소영역(P)에는 R,G,B의 단색광을 각각 발광하는 3개의 마이크로 LED(140R, 140G, 140B)가 실장되므로, 외부로부터의 신호인가에 의해 R,G,B용 마이크로LED(140R, 140G, 140B)로부터 R,G,B컬러의 광이 발광되어 화상을 표시할 수 있게 된다.
- [0034] 상기 마이크로LED(140R, 140G, 140B)는 기판(110)의 TFT어레이공정과는 별개의 공정에 의해 제작된다. 일반적인 유기전계발광 표시장치에서는 TFT어레이공정과 유기발광층이 모두 포토공정에 의해 형성되는 반면에, 본 발명의 마이크로LED 표시장치에서는 기판(110)상에 배치되는 박막트랜지스터와 각종 배선은 포토공정에 의해 형성되지만, 마이크로LED(140R, 140G, 140B)는 별도의 공정에 의해 제작되며, 별도로 제작된 마이크로 LED(140R, 140G, 140B)를 기판(110) 상에 전사(transfer)함으로써 표시장치가 제작된다.
- [0035] 마이크로LED(140)는 10-100 μ m 크기의 LED로서, Al, Ga, N, P, As In 등의 무기물재료를 사파이어기판 또는 실리콘기판 위에 복수개 박막성장시킨 후, 상기 사파이어기판 또는 실리콘기판을 절단 분리함으로써 형성될 수 있다. 이와 같이, 마이크로LED(140)는 미세한 크기로 형성되므로, 플라스틱과 같이 플렉서블한 기판에 전사할 수

있게 되어 플렉서블한 표시장치의 제작이 가증하게 된다. 또한, 마이크로LED(140)는 유기발광층과는 달리 무기 물질을 박막성장시켜 형성하므로, 제조공정이 단순하고 수율이 향상된다. 그리고, 날개로 분리된 마이크로 LED(140)를 대면적 기판(110)상에 단순히 전사하므로, 대면적 표시장치의 제작이 가능하게 된다. 더욱이, 무기 물체로 이루어진 마이크로LED(140)는 유기발광물질에 의해 제작된 LED에 비해 휘도가 높고 수명이 길며, 단가가 낮다는 장점이 있다.

- [0036] 도면에는 도시하지 않았지만, 상기 기판(110)에는 복수의 게이트 라인과 데이터라인이 수직 및 수평방향으로 배치되어 매트릭스형상의 복수의 화소영역(P)을 정의한다. 이때, 상기 게이트라인 및 데이터라인은 마이크로 LED(140)와 접촉되며, 상기 게이트라인 및 데이터라인의 단부에는 각각 외부와 연결되는 게이트패드 및 데이터 패드가 구비되어, 외부의 신호가 상기 게이트라인 및 데이터라인을 통해 마이크로LED(140)에 인가됨으로써 상기 마이크로LED(140)가 동작하여 발광하게 된다.
- [0037] 도 2는 본 발명에 따른 마이크로LED 표시장치(100)의 구조를 구체적으로 나타내는 단면도이다. 이때, 도면에는 설명의 편의를 위해 마이크로LED 표시장치(100)의 최외곽 서브화소만을 도시하였다.
- [0038] 도 2에 도시된 바와 같이, 기판(110)의 표시영역에는 박막트랜지스터(TFT)가 배치되고 패드영역에는 패드(152)가 배치된다. 상기 기판(110)은 유리와 같이 투명한 물질로 구성되지만, 이에 한정되는 것이 아니라 투명한 다양한 물질로 구성될 수 있다. 또한, 상기 기판(110)은 플렉서블한 투명물질로 구성될 수도 있다.
- [0039] 상기 박막트랜지스터(TFT)는 기판(110) 상에 형성된 게이트전극(101)과, 상기 기판(110) 전체 영역에 걸쳐 형성되어 게이트전극(101)을 덮는 게이트절연층(112)과, 상기 게이트절연층(112) 위에 형성된 반도체층(103)과, 상기 반도체층(103) 위에 형성된 소스전극(105) 및 드레인전극(107)으로 구성된다.
- [0040] 상기 게이트전극(101)은 Cr, Mo, Ta, Cu, Ti, Al 또는 Al합금 등의 금속 또는 이들의 합금으로 형성될 수 있으며, 게이트절연층(112)은 SiO_x 또는 SiN_x와 같은 무기절연물질로 이루어진 단일층 또는 SiO_x 및 SiN_x으로 이루어진 복수의 층으로 이루어질 수 있다.
- [0041] 반도체층(103)은 비정질실리콘과 같은 비정질반도체로 구성될 수도 있고, IGZO(Indium Gallium Zinc Oxide), TiO₂, ZnO, WO₃, SnO₂와 같은 산화물반도체로 구성될 수 있다. 산화물반도체로 반도체층(103)을 형성하는 경우, 박막트랜지스터(TFT)의 크기를 감소시킬 수 있고 구동전력을 감소시킬 수 있고 전기이동도를 향상시킬 수 있게 된다. 물론, 본 발명에서는 박막트랜지스터의 반도체층이 특정 물질에 한정되는 것이 아니라, 현재 박막트랜지스터에 사용되는 모든 종류의 반도체물질을 사용할 수 있을 것이다.
- [0042] 상기 소스전극(105) 및 드레인전극(107)은 Cr, Mo, Ta, Cu, Ti, Al, Al합금 등과 같은 금속 또는 이들의 합금으로 이루어질 수 있다. 이때, 상기 드레인전극(107)은 마이크로LED에 신호를 인가하는 제1전극으로 작용한다.
- [0043] 한편, 도면에서는 박막트랜지스터(TFT)가 바텀게이크(bottom gate)방식 박막트랜지스터지만, 본 발명이 이러한 특정 구조의 박막트랜지스터에 한정되는 것이 아니라 탑게이트(top gate)방식 박막트랜지스터와 같이 다양한 구조의 박막트랜지스터가 적용될 수 있을 것이다.
- [0044] 상기 패드영역에 배치되는 패드(152)는 Cr, Mo, Ta, Cu, Ti, Al 또는 Al합금 등의 금속 또는 이들의 합금으로 형성될 수 있다. 이때 상기 패드(152)는 박막트랜지스터(TFT)의 게이트전극(101)과 다른 공정에 의해 형성될 수 있지만, 공정의 단순화를 위해서는 상기 패드(152)를 게이트전극(101)과 동일한 공정에서 형성하는 것이 바람직할 것이다.
- [0045] 도면에는 도시하지 않았지만, 상기 패드는 게이트절연층(112) 위에 형성될 수 있다. 이때, 상기 패드는 박막트랜지스터(TFT)의 소스전극(105) 및 드레인전극(107)과 다른 공정에 의해 형성될 수 있지만, 공정의 단순화를 위해서는 상기 패드를 소스전극(105) 및 드레인전극(107)과 동일한 공정에서 형성하는 것이 바람직할 것이다.
- [0046] 또한, 표시영역의 게이트절연층(114) 위에는 제2전극(109)이 형성된다. 이때, 상기 제2전극(109)은 Cr, Mo, Ta, Cu, Ti, Al 또는 Al합금 등의 금속 또는 이들의 합금으로 형성될 수 있으며, 제2전극(107)(즉, 박막트랜지스터의 드레인전극)과 동일한 공정에 의해 형성될 수 있다.
- [0047] 상기 박막트랜지스터(TFT)가 형성된 기판(110) 위에는 제1절연층(114)이 형성되며, 표시영역의 상기 제1절연층(114) 위에 마이크로LED(140)가 배치된다. 이때, 도면에서는 상기 제1절연층(114)의 일부가 제거되고 상기 제거된 영역에 마이크로LED(140)가 배치되지만, 상기 제1절연층(114)이 제거되지 않을 수도 있다. 상기 제1절연층(114)은 포토아크릴과 같은 유기층으로 구성될 수도 있고, 무기층/유기층으로 구성될 수도 있으며 무기층/유기

층/무기층으로 구성될 수도 있다.

- [0048] 상기 마이크로LED(140)는 III-V족 질화물 반도체물질을 주로 사용하지만, 이에 한정되는 것은 아니다.
- [0049] 도 3은 본 발명에 따른 표시장치의 마이크로LED(140)의 구조를 나타내는 도면이다. 도 3에 도시된 바와 같이, 본 발명에 따른 마이크로LED(140)는 도핑되지 않은 GaN층(144), 상기 GaN층(144) 위에 배치된 n-형 GaN층(145), 상기 n-형 GaN층(145) 위에 배치된 다중양자우물(Multi-Quantum-Well: MQW) 구조를 가진 활성층(146), 상기 활성층(146) 위에 배치된 p-형 GaN층(147), 투명도전성물질로 형성되어 상기 p-형 GaN층(147) 위에 배치되는 오믹접촉층(148), 상기 오믹접촉층(148)의 일부와 접촉되는 p-형 전극(141), 상기 활성층(146), p-형 GaN층(147) 및 오믹접촉층(148)의 일부를 식각하여 노출되는 n-형 GaN층(145)의 일부와 접촉되는 n-형 전극(143)으로 구성된다.
- [0050] 상기 n-형 GaN층(145)은 활성층(146)에 전자를 공급하기 위한 층으로, GaN 반도체층에 Si와 같은 n-형 불순물을 도핑함으로써 형성된다.
- [0051] 상기 활성층(146)은 주입되는 전자와 정공이 결합되어 광을 발산하는 층이다. 도면에는 도시하지 않았지만, 상기 활성층(146)의 다중양자우물구조는 복수의 장벽층과 우물층이 교대로 배치되며, 상기 우물층은 InGaN층으로 구성되고 장벽층은 GaN으로 구성되지만 이에 한정되는 것은 아니다.
- [0052] 상기 p-형 GaN층(147)은 활성층(146)에 정공을 주입하기 위한 층으로, GaN 반도체층에 Mg, Zn 및 Be와 같은 p-형 불순물이 도핑되어 형성된다.
- [0053] 상기 오믹접촉층(148)은 p-형 GaN층(147)과 p-형 전극(141)을 오믹접촉(ohmic contact)시키기 위한 것으로, ITO(Indium Tin Oxide), IGZO(Indium Gallium Zinc Oxide), IZO(Indium Zinc Oxide)와 같은 투명한 금속산화물을 사용할 수 있다.
- [0054] 상기 p-형 전극(141)과 n-형 전극(143)은 Ni, Au, Pt, Ti, Al, Cr 중 적어도 하나의 금속 또는 이들의 합금으로 이루어진 단일층 또는 복수의 층으로 구성될 수 있다.
- [0055] 이러한 구조의 마이크로LED(140)에서 p-형 전극(141) 및 n-형 전극(143)에 전압이 인가됨에 따라 n-형 GaN층(145) 및 p-형 GaN층(147)으로부터 활성층(146)으로 각각 전자 및 정공이 주입되면, 상기 활성층(146)내에는 여기자(exciton)가 생성되며 이 여기자가 소멸(decay)함에 따라 발광층의 LUMO(Lowest Unoccupied Molecular Orbital)와 HOMO(Highest Occupied Molecular Orbital)의 에너지 차이에 해당하는 광이 발생하게 되어 외부로 발산하게 된다.
- [0056] 이때, 마이크로LED(140)에서 발광하는 광의 파장은 활성층(146)의 다중양자우물구조의 장벽층의 두께를 조절함으로써 조절할 수 있게 된다.
- [0057] 상기 마이크로LED(140)는 약 10-100 μ m 크기로 형성된다. 도면에 도시하지 않았지만, 상기 마이크로LED(140)는 기판 위에 버퍼층을 형성하고 상기 버퍼층 위에 GaN 박막을 성장함으로써 제작된다. 이때, GaN 박막의 성장을 위한 기판으로는 사파이어(sapphire), 실리콘(si), GaN, 실리콘 카바이드(SiC), 갈륨비소(GaAs), 산화아연(ZnO) 등이 사용될 수 있다.
- [0058] 또한, 버퍼층은 GaN 박막성장용 기판이 GaN기판이 아닌 다른 물질로 이루어진 경우, 기판상에 에피(Epi)층인 n-GaN층(120)을 직접 성장시킬 때 발생하는 격자부정합에 의한 품질저하를 방지하기 위한 것으로, AlN 또는 GaN 등이 사용될 수 있다.
- [0059] 상기 n-형 GaN층(145)은 불순물이 도핑되지 않은 GaN층(144)을 성장시킨 후, 상기 도핑되지 않은 박막의 상부에 Si와 같은 n형 불순물을 도핑함으로써 형성될 수 있다. 또한, p-형 GaN층(147)은 도핑되지 않은 GaN박막을 성장시킨 후 Mg, Zn, Be 등의 p-형 불순물을 도핑함으로써 형성할 수 있다.
- [0060] 도면에서는 특정 구조의 마이크로LED(140)가 제1절연층(114) 위에 배치되지만, 본 발명이 이러한 특정구조의 마이크로LED(140)만 한정되는 것이 아니라 수직구조 마이크로LED 및 수평구조 마이크로LED와 같이 다양한 구조의 마이크로LED를 적용할 수 있을 것이다.
- [0061] 다시, 도 2를 참조하면, 상기 마이크로LED(140)가 실장된 제1절연층(114) 위에는 제2절연층(116)이 형성된다. 이때, 상기 제2절연층(116)은 포토아크릴과 같은 유기층으로 구성될 수도 있고, 무기층/유기층으로 구성될 수도 있으며 무기층/유기층/무기층으로 구성될 수도 있으며, 마이크로LED(140)의 상부 영역을 덮는다.

- [0062] 상기 박막트랜지스터(TFT)와 제2전극(119) 상부의 제1절연층(114) 및 제2절연층(116)에는 각각 제1컨택홀(114a) 및 제2컨택홀(114b)이 형성되어 박막트랜지스터(TFT)의 드레인전극(107)과 제2전극(119)이 각각 외부로 노출된다. 또한, 상기 마이크로LED(140)의 p-형 전극(141)과 n-형 전극(143) 상부의 제2절연층(116)에는 각각 제3컨택홀(116a) 및 제4컨택홀(116b)이 형성되어 상기 p-형 전극(141)과 n-형 전극(143)이 외부로 노출된다.
- [0063] 상기 제2절연층(116)의 상부에는 ITO, IGZO나 IGO와 같은 투명한 금속산화물로 구성된 제1연결전극(117a) 및 제2연결전극(117b)이 형성되어, 상기 제1컨택홀(114a) 및 제3컨택홀(116a)을 통해 박막트랜지스터(TFT)의 드레인전극(107)과 마이크로LED(140)의 p-형 전극(141)이 상기 제1연결전극(117a)에 의해 전기적으로 접속되며, 제2컨택홀(114b) 및 제4컨택홀(116b)을 통해 제2전극(109)과 마이크로LED(140)의 n-형 전극(143)이 상기 제2연결전극(117b)에 의해 전기적으로 접속된다.
- [0064] 한편, 패드영역의 기관(110) 상면과 측면 및 배면에는 링크라인(154)이 형성된다. 또한 기관(110)의 배면에는 신호모듈(170)이 배치되어, 상기 링크라인(154)을 통해 기관(110) 상면의 패드(152)와 전기적으로 접속된다.
- [0065] 상기 신호모듈(170)은 타이밍 콘트롤러, EEPROM 등의 메모리, 마이크로LED(140)를 구동하기 위한 전압원 등의 회로와 상기 링크라인(154)과 전기적으로 접속되는 각종 배선이 형성된 PCB(Printed Circuit Board)일 수 있으며, 게이트라인과 데이터라인에 각각 주사신호 및 영상신호를 인가하는 게이트구동부 및 데이터구동부기 형성된 PCB일 수도 있다.
- [0066] 이러한 구조에서는 상기 신호모듈(170)에서 출력된 신호가 링크라인(154)을 통해 패드(152)에 인가된 후, 게이트라인 및 데이터라인을 통해 신호가 공급되어 박막트랜지스터(TFT)가 턴온된다. 상기 박막트랜지스터(TFT)가 턴온됨에 따라 박막트랜지스터(TFT) 및 제2전극(109)을 통해 마이크로LED(140)에 신호가 공급됨으로써 마이크로LED(140)가 발광하게 된다.
- [0067] 한편, 상기 링크라인(154)은 기관(110)의 상면, 측면 및 배면에 형성되어 패드(152) 및 신호모듈(170)을 전기적으로 접속한다.
- [0068] 또한, 상기 기관(110) 상면과 측면 및 배면의 일부에는 무기물질 도/및 유기물질로 이루어진 버퍼층(118)이 형성되어 상기 마이크로LED(140) 및 링크라인(154)을 덮을 수 있게 된다.
- [0069] 상술한 바와 같이, 본 발명에서는 링크라인(154)이 기관(110)의 상면에서 측면을 거쳐 배면으로 형성되어 신호모듈(170)과 연결되므로, 표시장치의 베젤면적을 최소화할 수 있게 된다.
- [0070] 종래의 유기전계발광 표시소자의 경우, 패드영역에 각종 배선이 형성된 FPCB(Flexible Printed Circuit Board)가 부착된 후, 상기 FPCB가 후면으로 접혀져 후면의 신호모듈과 접속되었다. 따라서, 종래 유기전계발광 표시소자의 경우 FPCB가 접착되는 영역이 필요하게 되어 패드영역의 면적이 증가하게 되고 FPCB가 후방으로 접혀지는 공간이 필요하게 되므로, 표시영역 외곽에는 설정된 면적의 베젤영역을 확보해야만 한다.
- [0071] 그러나, 본 발명의 마이크로LED 표시장치에서는 FPCB없이 링크라인(154)이 기관(110)의 측면에 배치되어 기관(110) 상면의 패드(152)와 기관(110) 배면의 신호모듈(170)이 접속되므로, FPCB의 부착영역 및 접히는 공간이 필요없게 되어 베젤을 대폭 감소할 수 있게 된다.
- [0072] 도 4은 본 발명에 따른 마이크로LED 표시장치를 나타내는 도면이다. 이 실시예의 마이크로LED 표시장치는 도 1에 도시된 구조의 마이크로LED 표시패널(100)이 복수개 타일링(tiling)된 표시장치이다. 도면에서는 설명의 편의를 위해 4개의 마이크로LED 표시패널(100)이 타일링되어 있지만, 상기 마이크로LED 표시패널(100)이 6개, 8개 또는 그 이상이 타일링되어 마이크로LED 표시장치를 형성할 수 있다.
- [0073] 도 4에 도시된 바와 같이, 본 발명에 따른 타일링 마이크로LED 표시장치는 복수의 마이크로LED 표시패널(100)이 타일링되어 구성된다. 마이크로LED 표시패널(100) 각각은 복수의 화소영역(P)을 포함하며, 각각의 화소영역(P)에는 제1마이크로LED(140)과 제2마이크로LED(142)가 배치된다. 상기 제1마이크로LED(140)는 R,G,B 마이크로LED(140R, 140G, 140B)로 구성되며, 제2마이크로LED(142)도 R,G,B 마이크로LED(142R, 142G, 142B)로 구성된다.
- [0074] 상기 제1마이크로LED(140)는 주발광 마이크로LED로서, 외부로부터 인가되는 화상신호에 따라 발광하여 영상을 구현한다. 제2마이크로LED(142)는 리던던시(redundancy) 마이크로LED로서, 특정 화소의 제1마이크로LED(140)에 불량이 발생하는 경우 상기 제1마이크로LED(140) 대신에 작동하여 화소불량을 방지한다. 도면에는 도시하지 않았지만, 각각의 마이크로LED 표시패널(100)의 화소영역에는 제1마이크로LED(140)를 구현하기 위한 게이트라인, 데이터라인 및 박막트랜지스터가 형성될 뿐만 아니라 제2마이크로LED(142)를 구동하기 위한 리던던시 게이트라인, 리던던시 데이터라인 및 리던던시 박막트랜지스터가 형성된다. 다시 말해서, 상기 제1마이크로LED(140) 및

제2마이크로LED(142)는 서로 다른 박막트랜지스터에 의해 별도로 작동한다.

- [0075] 상기 제1마이크로LED(140)와 제2마이크로LED(142)는 동일한 구조로 형성되고 동일한 발광특성을 가진다. 이때, 상기 제1마이크로LED(140)와 제2마이크로LED(142)는 도 3에 도시된 구조로 구성되며, 도 2에 도시된 구조물상에 상기 제1마이크로LED(140)와 제2마이크로LED(142)를 전사함으로써 마이크로LED 표시장치가 제작된다.
- [0076] 도 5는 본 발명에 따른 타일링 마이크로LED 표시장치의 서로 인접하는 2개의 마이크로LED 표시패널(100)을 나타내는 평면도이다. 또한, 도면에서는 설명의 편의를 위해 각각의 마이크로LED 표시패널(100)의 화소영역(P)중 최외곽영역에 형성되어 다른 마이크로LED 표시패널(100)과 인접하는 영역의 화소영역만을 도시하였다.
- [0077] 도 5에 도시된 바와 같이, 서로 인접하는 2개의 마이크로LED 표시패널(100)은 설정된 간격(d)을 두고 타일링된다. 또한, 마이크로LED 표시패널(100)에는 각각 제1마이크로LED(140) 및 제2마이크로LED(142)가 배치된다.
- [0078] 도면에는 도시하지 않았지만, 상기 복수의 마이크로LED 표시패널(100)의 배면에는 복수의 마이크로LED 표시패널(100)이 체결되는 플레이트가 구비된다. 이때, 상기 플레이트로의 마이크로LED 표시패널(100)의 체결은 다양한 방법에 의해 이루어질 수 있다. 예를 들어, 공구에 의해 마이크로LED 표시패널(100)을 플레이트에 나사결합함으로써 마이크로LED 표시패널(100)을 플레이트에 체결할 수 있으며, 플레이트와 마이크로LED 표시패널(100) 각각에 별도의 체결기구를 형성하여 마이크로LED 표시패널(100)을 플레이트에 체결할 수도 있다.
- [0079] 이때, 상기 3개의 R,G,B 제1마이크로LED(140R, 140G, 140B)은 마이크로LED 표시패널(100)의 화소영역내에 수평방향(x-방향)을 따라 일렬로 배열되며, 3개의 R,G,B 제2마이크로LED(142R, 142G, 142B)도 화소영역내에 수평방향(x-방향)을 따라 일렬로 배열된다.
- [0080] 상기 제1마이크로LED(140)과 제2마이크로LED(142)는 수평방향(x-방향)을 따라 설정된 거리(s1)만큼 서로 이격되어 배열되며, 수직방향(y-방향)을 따라 설정된 거리(s2) 서로 이격되어 배열된다.
- [0081] 이와 같이, 본 발명에서는 제1마이크로LED(140)과 제2마이크로LED(142)가 수평방향(x-방향)을 따라 서로 설정된 거리(s1) 이격되어 배열되는데, 그 이유는 다음과 같다.
- [0082] 도 6은 마이크로LED 내에 배치되는 제1마이크로LED(140)과 제2마이크로LED(142)가 수평방향(x-방향)을 따라 이격되지 않은 구조의 마이크로LED 표시장치를 나타내는 도면이다.
- [0083] 도 6에 도시된 바와 같이, 이 구조의 타일링 마이크로LED 표시장치에서는 인접하는 2개의 마이크로LED 표시패널(100)이 일정 간격(d1)을 두고 타일링된다.
- [0084] 한편, 상기와 같은 타일링 마이크로LED 표시장치를 제작하기 위해서는 기판에 TFT와 각종 배선을 형성하는 단계, TFT와 각종 배선이 형성된 기판상에 마이크로LED를 전사하는 단계, 마이크로LED 표시패널(100)의 측면에 링크라인을 형성하는 단계, 마이크로LED 표시패널(100)을 플레이트에 부착하는 단계, 복수의 마이크로LED 표시패널(100)을 타일링하는 단계 등을 거쳐야 한다.
- [0085] 이러한 공정에서는 타일링 마이크로LED 표시장치를 원활하게 제작하기 위해서 공차가 필요하며, 이러한 공차로 인해 인접하는 2개의 마이크로LED 표시패널(100)의 실제 간격(d1)이 설정 간격(d)을 초과하거나 미만이 되는 경우가 발생하게 된다.
- [0086] 예를 들어, 인접하는 마이크로LED 표시패널(100) 사이의 간격(d1)이 설정 간격(d)을 초과하지만 초과된 거리가 허용된 오차범위(α) 이내이면($d < d1 < d + \alpha$), 인접하는 마이크로LED 표시패널(100) 사이의 간격이 사용자에게 인식되지 않는다. 그러나, 인접하는 마이크로LED 표시패널(100) 사이의 간격(d1)과 설정된 간격(d)의 차이가 허용된 오차범위(α)를 초과하며($d1 > d + \alpha$), 인접하는 마이크로LED 표시패널(100) 사이의 틈이 사용자에게 인식되는 심(seam)이 타일링 마이크로LED 표시장치의 화면상에 나타나게 된다. 특히, 인접하는 마이크로LED 표시패널(100) 사이의 간격(d1)과 설정된 간격(d)의 차이가 허용된 오차범위(α)를 초과하는 경우, 화면상에는 심이 암선으로 나타나게 된다.
- [0087] 마찬가지로, 인접하는 마이크로LED 표시패널(100) 사이의 간격(d1)이 설정 간격(d) 미만이지만 설정된 간격(d)으로부터 감소한 거리가 허용된 오차범위(α) 이내이면($d > d1 > d - \alpha$), 인접하는 마이크로LED 표시패널(100) 사이의 seam이 화면상에 나타나지 않는다. 그러나, 인접하는 마이크로LED 표시패널(100) 사이의 간격(d1)과 설정된 간격(d)의 차이가 허용된 오차범위(α)를 초과하며($d1 < d - \alpha$), 인접하는 마이크로LED 표시패널(100) 사이의 심이 휘선으로 화면상에 나타난다.
- [0088] 이와 같이, 도 6에 도시된 구조의 타일링 마이크로LED 표시장치에서는 인접하는 마이크로LED 표시패널(100) 사

이의 간격(d_1)이 오차범위(α)를 넘어 설정된 간격(d)을 초과하면, 타일링 마이크로LED 표시장치의 화면상에 암선이나 휘선의 심이 표시되는 불량이 발생하게 된다.

- [0089] 상기와 같은 오차범위(α)를 넘지 않기 위해서는 타일링 마이크로LED 표시장치의 제작시 각 공정의 공차범위를 타이트하게 관리해야 하므로, 타일링 마이크로LED 표시장치의 제작시 많은 문제가 발생하였다.
- [0090] 본 발명에서는 마이크로LED 표시패널(100)의 화소영역(P)에 배치되는 제2마이크로LED(142)를 수평방향 및 수직 방향을 따라 일정거리 이동(shift) 상태로 배치함으로써, 화면상에 심이 표시되는 것을 방지할 수 있게 된다. 즉, 본 발명에서는 리던던시 LED인 제2마이크로LED(142)를 제1마이크로LED(140)의 불량시에만 구동하는 것이 아니라 인접하는 마이크로LED 표시패널(100) 사이의 간격(d_1)이 설정된 간격을 초과하거나 미만일 때에도 구동하여 화면상에 심이 표시되는 것을 방지한다.
- [0091] 도 6에 도시된 구조의 타일링 마이크로LED 표시장치에서는 제1마이크로LED(140)와 제2마이크로LED(142)가 좌우 방향(즉, x-방향)을 따라 동일한 위치에 배치되므로, 제1마이크로LED(140) 대신 제2마이크로LED(142)를 구동하여도 마이크로LED 표시패널(100)의 좌우측방향(x-방향)에서의 계면에서 심이 표시되는 것을 방지할 수 없게 된다.
- [0092] 반면에, 본 발명에서는 제2마이크로LED(142)가 제1마이크로LED(140)로부터 수평방향(x-방향) 및 수직방향(y-방향)을 따라 일정 거리 이동하여 배치되므로, 인접하는 마이크로LED 표시패널(100)의 최외곽 화소 사이의 마이크로LED 사이의 간격을 조절할 수 있게 되어 화면에 심이 표시되는 것을 방지할 수 있게 된다.
- [0093] 이하에서는 본 발명에 따라 제2마이크로LED(142)에 의해 화면상에 심이 표시되는 것을 방지하는 방법을 설명한다.
- [0094] 도 7은 본 발명에 따른 타일링 마이크로LED 표시장치로서, 수평 및 수직방향으로의 조립된 마이크로LED 표시패널(100)을 개략적으로 나타내는 평면도이다. 이때, 마이크로LED 표시패널(100)에는 복수의 화소영역을 포함하지 만 도면에서는 설명의 편의를 위해 수평 및 수직방향으로 인접하는 영역의 화소영역만을 도시하였다.
- [0095] 도 7에 도시된 바와 같이, 본 발명에 따른 타일링 마이크로LED 표시장치에서는 마이크로LED 표시패널(100)이 수평방향(x-방향) 및 수직방향(y-방향)으로 복수개 타일링되어 있다. 이때, 상기 마이크로LED 표시패널(100)은 수평방향으로는 d_1 의 간격으로 배치되며, 수직방향으로는 d_2 의 간격으로 배치된다.
- [0096] 각각의 마이크로LED 표시패널(100) 내에는 신호가 인가됨에 따라 발광하는 제1마이크로LED(140)와, 상기 제1마이크로LED(140)에 불량이 발생함에 따라 동작하는 제2마이크로LED(142)가 배치된다. 상기 제1마이크로LED(140)는 R,G,B 컬러를 발광하는 R,G,B 마이크로LED(140R, 140G, 140B)를 포함하며, 제2마이크로LED(142)는 R,G,B 컬러를 발광하는 R,G,B 마이크로LED(142R, 142G, 142B)를 포함한다.
- [0097] 이때, 제1마이크로LED(140)와 제2마이크로LED(142)는 수평방향으로 s_1 의 거리 이동하여 배치되고 수직방향으로 s_2 의 거리 이동하여 배치된다. 이때, 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평 및 수직방향의 이동거리(s_1, s_2)는 마이크로LED 표시패널(100)의 해상도, 즉 화소영역의 크기 등에 따라 달라질 수 있다. 또한, 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평 및 수직방향의 이동거리(s_1, s_2)는 동일할 수도 있고 다를 수도 있다. 예를 들어, 마이크로LED 표시패널(100)에 형성되는 화소영역이 정사각형이라고 가정하는 경우 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평 및 수직방향의 이동거리(s_1, s_2)는 동일할 수 있다.
- [0098] 서로 인접하는 마이크로LED 표시패널(100)의 간격(d_1, d_2)은 0인 것이 가장 이상적이다. 즉, 타일링되는 마이크로LED 표시패널(100) 사이에 틈이 전혀 없는 경우 실제 마이크로LED 표시장치의 화면상에는 마이크로LED 표시패널(100)의 화상과 마이크로LED 표시패널(100)의 경계영역의 화상이 동일하게 되어 화면상에는 심(seam)이 전혀 표시되지 않는다.
- [0099] 또한, 마이크로LED 표시패널(100)의 간격(d_1, d_2)이 일정 범위 이내인 경우, 마이크로LED 표시패널(100)의 화상과 마이크로LED 표시패널(100)의 경계영역의 화상이 다르게 되어 화면상에는 심이 표시되지만, 화질의 차이(또는 휘도의 차이)가 아주 미묘하여 사람의 눈으로는 이 차이를 인식할 수 없게 된다. 다시 말해서, 마이크로LED 표시패널(100)의 간격(d_1, d_2)이 이 범위 내이면 사람의 관점에서는 화면상에 심이 표시되지 않는다. 이 범위가 마이크로LED 표시패널(100) 사이의 간격(d_1, d_2)의 제1수평이격 허용오차범위(α_1) 및 제2수직이격 허용오차범위(α_2)이다.
- [0100] 상기 마이크로LED 표시패널(100)의 수평방향으로의 간격(d_1)과 마이크로LED 표시패널(100)의 수직방향으로의 간

격(d2)에 대한 제1수평 및 수직이격 허용오차범위($\alpha 1, \alpha 2$)가 다를 수도 있고 같을 수도 있다.

- [0101] 상기 마이크로LED 표시패널(100)의 수평방향으로의 간격(d1)과 마이크로LED 표시패널(100)의 수직방향으로의 간격(d2)이 제1수평 및 수직이격 허용오차범위($\alpha 1, \alpha 2$)를 초과하면 화면상에는 심이 암선으로 표시되며, 사람도 이러한 암선을 인식하게 되어 타일링 마이크로LED 표시장치가 불량으로 된다.
- [0102] 한편, 마이크로LED(140,142)는 데이터보상에 의해 인가되는 전압 또는 전류의 세기를 조절함으로써 발광하는 광의 휘도를 조절할 수 있다. 따라서, 마이크로LED 표시패널(100)의 수평방향으로의 간격(d1)과 마이크로LED 표시패널(100)의 수직방향으로의 간격(d2)이 제1수평 및 수직이격 허용오차범위($\alpha 1, \alpha 2$)를 초과하는 경우에도 일정 범위 이내이면 데이터보상에 따라 마이크로LED(140,142)는 인가되는 전압 또는 전류의 세기를 조절함으로써 화면상에 암선이 표시되지 않거나 사람의 눈에 암선이 인식되지 않을 수 있게 된다. 이 범위가 마이크로LED 표시패널(100)의 간격(d1,d2)의 제2수평이격 허용오차범위($\beta 1$) 및 제2수직이격 허용오차범위($\beta 2$)이다. 상기 마이크로LED 표시패널(100)의 수평방향으로의 간격(d1)에 대한 제2수평이격 허용오차범위($\beta 1$)와 수직방향으로의 간격(d2)에 대한 제2수직이격 허용오차범위($\beta 2$)는 다를 수도 있고 같을 수도 있다.
- [0103] 마이크로LED 표시패널(100)의 수평방향으로의 간격(d1)과 마이크로LED 표시패널(100)의 수직방향으로의 간격(d2)이 제2수평 및 수직이격 허용오차범위($\beta 1, \beta 2$)를 초과하는 경우, 데이터보상에 의한 휘도개선이 불가능하게 되므로, 화면상에 표시되는 심이 암선으로 표시되고 사용자가 이를 인식하게 된다.
- [0104] 본 발명에서는 마이크로LED 표시패널(100)의 수평방향으로의 간격(d1)과 마이크로LED 표시패널(100)의 수직방향으로의 간격(d2)이 제2수평 및 수직이격 허용오차범위($\beta 1, \beta 2$)를 초과하는 경우, 주발광 마이크로LED인 제1마이크로LED(140)를 오프하고 대신에 리던던시LED인 제2마이크로LED(142)를 온시킴으로써 화면상에 암선이 표시되는 것을 방지한다.
- [0105] 상기 제2마이크로LED(142)는 수평방향 및 수직방향으로 제1마이크로LED(140)로부터 일정거리 이동하여 배치되므로, 인접하는 제1마이크로LED(140)들 사이의 거리($\ell 1, L1$)에 비해 인접하는 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 거리($\ell 2, L2$)가 더 짧다($\ell 1 > \ell 2, L1 > L2$). 이 감소된 거리가 넓어진 마이크로LED 표시패널(100)의 수평방향으로의 간격(d1)과 마이크로LED 표시패널(100)의 수직방향으로의 간격(d2)을 보상함으로써 화면상에 표시되는 암선을 표시되거나 사용자가 인식하는 것을 방지할 수 있게 된다.
- [0106] 본 발명에 따른 제2마이크로LED(142)는 휘선이 심으로 화면상에 표시되는 경우에도 동일하게 적용되어 불량을 방지할 수 있다. 타일링 마이크로LED 표시장치의 마이크로LED 표시패널(100) 사이의 경계영역에 휘선이 발생하는 경우 인접하는 마이크로LED 표시패널(100) 사이의 제1마이크로LED(140)의 거리가 감소하기 때문이다. 이러한 마이크로LED 표시패널(100) 사이의 제1마이크로LED(140)의 거리의 감소는 마이크로LED 표시패널(100)에 전사되는 제1마이크로LED(140)의 위치에 오차가 생기거나 마이크로LED 표시패널(100)의 면적이 설정 면적보다 감소하는 등의 다양한 원인에 의해 발생할 수 있다.
- [0107] 마이크로LED 표시패널(100) 사이의 경계영역에 휘선이 발생하는 경우에도, 마이크로LED 표시패널(100)의 수평방향으로의 중첩거리와 수직방향으로의 중첩거리가 제1수평 및 수직중첩 허용오차범위($\alpha 3, \alpha 4$) 이내 인지 및 제2수평 및 수직중첩 허용오차범위($\beta 3, \beta 4$) 이내 인지에 따라 휘도를 보상하여 휘선불량을 방지하거나, 제1마이크로LED(140)를 오프하고 제2마이크로LED(142)를 대신 온시킴으로써 휘선불량을 방지할 수 있게 된다.
- [0108] 도 8a-도 8f는 마이크로LED 표시패널(100a,100b) 사이의 수평방향(x-방향)의 간격으로 인한 암선불량을 방지하는 방법을 나타내는 도면이다.
- [0109] 도 8a에 도시된 바와 같이, 수평방향(x-방향)으로 서로 인접하는 마이크로LED 표시패널(100a,100b)이 틈이 없이 서로 밀착되어 타일링되는 경우($d1=0$), 서로 인접하는 마이크로LED 표시패널(100a,100b)의 제1마이크로LED(140R,140G,140B)들 사이의 거리(피치)는 ℓ 이 되며, 마이크로LED 표시패널(100a,100b)의 각각에 배치되는 제1마이크로LED(140R,140G,140B)를 구동하면 화면에는 마이크로LED 표시패널(100a,100b) 사이의 심이 전혀 표시되지 않는다.
- [0110] 도 8b에 도시된 바와 같이, 수평방향(x-방향)으로 서로 인접하는 마이크로LED 표시패널(100a,100b) 사이에 이격된 간격이 발생하되, 그 이격거리(d1)가 제1수평이격 허용오차범위($\alpha 1$) 이내이면($d1 < \alpha 1$), 마이크로LED 표시패널(100a,100b)의 각각에는 제1마이크로LED(140R,140G,140B)를 구동하여 화상을 표시한다. 이때, 제1수평이격 허용오차범위($\alpha 1$)에서는 마이크로LED 표시패널(100a,100b)의 경계영역의 화면에는 실질적으로 심이 표시되지만, 사람이 이를 인식하지 못하므로 마이크로LED 표시패널(100a,100b)의 제1마이크로LED(140R,140G,140B)를 구동하

여 화상을 표시한다.

- [0111] 도 8c에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a, 100b) 사이의 이격거리(d_1)가 제1수평이격 허용범위($\alpha 1$)를 초과하지만 제2수평이격 허용범위($\beta 1$) 이내인 경우($\alpha 1 < d_1 < \beta 1$), 마이크로LED 표시패널(100a, 100b)의 각각에는 제1마이크로LED(140R, 140G, 140B)를 구동하여 화면상에 화상을 표시하고 마이크로LED 표시패널(100a, 100b)의 경계의 화소영역에 배치되는 제1마이크로LED(140R, 140G, 140B)에 인가되는 전압 또는 전류를 보상하여 화면상에 암선이 표시되지 않게 하거나 사람이 인식되지 못하게 한다.
- [0112] 제1마이크로LED(140R, 140G, 140B)에 인가되는 전압 또는 전류의 보상은 타이밍 마이크로LED 표시장치의 회로모듈(170)에 포함되는 타이밍 컨트롤러(timing controller)에 의해 수행될 수 있다.
- [0113] 우선, 타이밍 마이크로LED 표시장치의 전면에 카메라와 같은 측정장치를 설치한 후, 화면에 표시화상을 측정하여 마이크로LED 표시패널(100a, 100b) 경계의 암선의 휘도값을 검출한다. 이어서, 타이밍 컨트롤러에서 상기 검출된 휘도값을 설정된 휘도값과 비교하여 차이값에 산출하며, 이 차이값에 기초하여 보상값을 산출한다.
- [0114] 상기 타이밍 컨트롤러는 상기 보상값에 따라 데이터정보를 생성한 후 출력하여 제1마이크로LED(140R, 140G, 140B)에 보정된 전압 또는 전류가 인가되도록 함으로써 마이크로LED 표시패널(100a, 100b) 경계의 화상의 휘도를 조절하여 이 영역에 암선이 발생하는 것을 방지한다.
- [0115] 도 8d에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a, 100b) 사이의 이격거리(d_1)가 제2수평이격 허용오차범위($\beta 1$)를 초과하는 경우($d_1 > \beta 1$), 제1마이크로LED 표시패널(100a)에서는 제1마이크로LED(140R, 140G, 140B)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제2마이크로LED(142R, 142G, 142B)를 구동한다. 따라서, 인접하는 마이크로LED 표시패널(100a, 100b)에서 각각 실제 발광하는 제1마이크로LED(140R, 140G, 140B)와 제2마이크로LED(142R, 142G, 142B) 사이의 간격은 $\ell 2$ 가 되며, $\ell 2 = \ell - s_1 + d_1$ (ℓ 는 인접하는 마이크로LED 표시패널(100a, 100b)에 틸이 없을 때의 발광하는 마이크로LED 사이의 거리이고 s_1 은 한 화소영역내에서의 제1마이크로LED(140)와 제2마이크로LED(142)의 수평이동거리)이 된다.
- [0116] 마이크로LED 표시패널(100a, 100b)에 간격(d_1)이 제2수평이격 허용오차범위($\beta 1$)를 초과하지만 제1마이크로LED(140)와 제2마이크로LED(142)의 거리(s_1) 보다 작은 경우($\beta 1 < d_1 < s_1$), $\ell 1 < \ell$ 가 된다. 즉, 인접하는 마이크로LED 표시패널(100a, 100b)에서 각각 발광하는 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 간격($\ell 1$)이 완전히 밀착된(틸이 없는) 이상적으로 타이밍된 마이크로LED 표시패널(100a, 100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격보다 작게 된다.
- [0117] 다시 말해서, 인접하는 마이크로LED 표시패널(100a, 100b)에서 각각 발광하는 제1마이크로LED(140)와 제2마이크로LED(142)는 이상적으로 타이밍된 마이크로LED 표시패널(100a, 100b)과 비교하면 인접하는 마이크로LED 표시패널(100a, 100b)이 이격되어 배치되는 것이 아니라 일정 영역 겹쳐지게 배치되는 것이다. 따라서, 이 경우에는 화면상에 암선이 발생하는 것이 아니라 중복되는 영역에 의해 휘선이 발생하게 된다.
- [0118] 마이크로LED는 전압 또는 전류를 조절하여 휘도를 조절할 수 있다. 일반적으로 마이크로LED는 가장 좋은 효율을 발휘하기 위해 휘도가 항상 최대 휘도에 가깝도록 설정된다. 따라서, 마이크로LED를 설정된 휘도 보다 높은 휘도로 발광하도록 조절하는데에는 한계가 있지만, 설정된 휘도 보다 낮은 휘도로 조절하는 데에는 한계가 없다. 이것은 데이터보상에 의해 처리할 수 있는 제2허용오차범위가 암선에 비해 휘선이 더 크다는 것을 의미한다. 예를 들어, 암선에 대한 제2허용오차범위(인접하는 마이크로LED 표시패널 사이의 간격에 대한 제2허용범위)에 비해 휘선에 대한 제2허용오차범위(인접하는 마이크로LED 표시패널이 중복하는 거리에 대한 제2허용범위)가 수배 이상일 수 있다.
- [0119] 이와 같이, 마이크로LED 표시패널(100a, 100b)에 간격(d_1)이 제2수평이격 허용오차범위($\beta 1$)를 초과하지만 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평이동거리(s_1) 보다 작은 경우($\beta 1 < d_1 < s_1$)에는 휘선에 대한 데이터보상을 실시함으로써 화면상에서 휘선을 제거하거나 사람이 인식하지 못하게 할 수 있게 된다.
- [0120] 도 8e에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a, 100b) 사이의 이격거리(d_1)가 제2수평이격 허용오차범위($\beta 1$)를 초과하며($d_1 > \beta 1$), 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평이동거리(s_1)를 초과하지만 제1마이크로LED(140)와 제2마이크로LED(142)의 수평이동거리(s_1) 및 제1수평이격 허용오차범위($\alpha 1$)의 합보다는 작은 경우($s_1 < d_1 < s_1 + \alpha 1$), 제1마이크로LED 표시패널(100a)에서는 제1마이크로LED(140)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제2마이크로LED(142)를 구동한다.
- [0121] 인접하는 제1마이크로LED 표시패널(100a)에서 발광하는 제1마이크로LED(140)와 제2마이크로LED 표시패널(100b)

에서 발광하는 제2마이크로LED(142) 사이의 간격(ℓ_2)이 $\ell_2 = \ell - s_1 + d_1$ 이고 $s_1 < d_1 < s_1 + \alpha_1$ 이므로, $\ell < \ell_2 < \ell + \alpha_1$ 이 된다.

- [0122] 다시 말해서, 제1마이크로LED 표시패널(100a)에서 발광하는 제1마이크로LED(140)와 제2마이크로LED 표시패널(100b)에서 발광하는 제2마이크로LED(142) 사이의 간격(ℓ_2)이 간격이 이상적으로 타일링된 마이크로LED 표시패널(100a, 100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격을 초과하므로 제1마이크로LED 표시패널(100a)과 제2마이크로LED 표시패널(100b) 사이의 영역에는 휘도저하현상이 나타나지만, 초과되는 범위가 제1수평이격 허용오차범위(α_1) 보다는 작으므로 사용자를 이를 인식못하게 된다.
- [0123] 따라서, 이 구조의 경우에는 제1마이크로LED 표시패널(100a)에서는 제1마이크로LED(140R, 140G, 140B)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제2마이크로LED(142R, 142G, 142B)를 구동하기만 하면 다른 데이터보상이 없어도 사용자가 화면상의 암선을 인식하지 못하게 된다.
- [0124] 도 8f에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a, 100b) 사이의 이격거리(d_1)가 제2수평허용범위(β_1)를 초과하며($d_1 > \beta_1$), 상기 간격(d_1)이 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평이동거리(s_1)와 제1수평이격 허용오차범위(α_1)의 합을 초과하지만 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평이동거리(s_1) 및 제2수평이격 허용오차범위(β_1)의 합보다 작은 경우($s_1 + \alpha_1 < d_1 < s_1 + \beta_1$), 제1마이크로LED 표시패널(100a)에서는 제1마이크로LED(140R, 140G, 140B)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제2마이크로LED(142R, 142G, 142B)를 구동한다.
- [0125] 인접하는 제1마이크로LED 표시패널(100a)에서 발광하는 제1마이크로LED(140)와 제2마이크로LED 표시패널(100b)에서 발광하는 제2마이크로LED(142) 사이의 간격(ℓ_2)이 $\ell_2 = \ell - s_1 + d_1$ 이고 $s_1 + \alpha_1 < d_1 < s_1 + \beta_1$ 이므로, $\ell + \alpha_1 < \ell_2 < \ell + \beta_1$ 이 된다.
- [0126] 다시 말해서, 제1마이크로LED 표시패널(100a)에서 발광하는 제1마이크로LED(140)와 제2마이크로LED 표시패널(100b)에서 발광하는 제2마이크로LED(142) 사이의 간격(ℓ_2)이 간격이 이상적으로 타일링된 마이크로LED 표시패널(100a, 100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격으로부터 제1수평이격 허용오차범위(α_1)를 초과하므로 제1마이크로LED 표시패널(100a)과 제2마이크로LED 표시패널(100b) 사이의 영역에 표시되는 암선을 사용자가 인식할 수는 있지만, 이 초과되는 범위가 제2수평이격 허용오차범위(β_1) 보다는 작으므로 데이터보정에 의해 제1마이크로LED 표시패널(100a)에서 발광하는 제1마이크로LED(140)와 제2마이크로LED 표시패널(100b)에서 발광하는 제2마이크로LED(142)에 인가되는 전압 또는 전류를 조절함으로써 화면상에 암선이 표시되지 않거나 사용자가 암선을 인식하지 못하게 된다.
- [0127] 도 9a-도 9f는 마이크로LED 표시패널(100a, 100b) 사이의 수직방향(y-방향)의 간격으로 인한 암선불량을 방지하는 방법을 나타내는 도면이다.
- [0128] 도 9a에 도시된 바와 같이, 수직방향(y-방향)으로 서로 인접하는 마이크로LED 표시패널(100a, 100b)이 틈이 없이 밀착되어 타일링되는 경우($d_2 = 0$), 서로 인접하는 마이크로LED 표시패널(100a, 100b)의 제1마이크로LED(140)들 사이의 피치는 L이 되며, 마이크로LED 표시패널(100a, 100b)의 각각에 배치된 제1마이크로LED(140)를 구동하면 화면에는 마이크로LED 표시패널(100a, 100b) 사이의 심이 전혀 표시되지 않는다.
- [0129] 도 9b에 도시된 바와 같이, 수직방향(y-방향)으로 인접하는 마이크로LED 표시패널(100a, 100b)에 이격된 간격이 발생하되, 그 이격거리(d_2)가 제1수직이격 허용오차범위(α_2) 이내이면, 인접하는 마이크로LED 표시패널(100a, 100b)의 각각에는 제1마이크로LED(140)를 구동하여 화상을 표시한다. 이때, 제1수직이격 허용오차범위(α_2)는 마이크로LED 표시패널(100a, 100b)의 경계영역의 화면에는 실질적으로 심이 표시되지만, 사람이 이를 인식하지 못하므로 마이크로LED 표시패널(100a, 100b)의 제1마이크로LED(140)를 구동하여 화상을 표시한다.
- [0130] 도 9c에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a, 100b) 사이의 이격거리(d_2)가 제1수직이격 허용오차범위(α_2)를 초과하지만 제2수직이격 허용오차범위(β_2) 이내인 경우, 마이크로LED 표시패널(100a, 100b)의 각각에는 제1마이크로LED(140)를 구동하여 화면상에 화상을 표시하고 데이터보상에 의해 마이크로LED 표시패널(100a, 100b)의 경계의 화소영역에 배치되는 제1마이크로LED(140)에 인가되는 전압 또는 전류를 보상하여 화면상에 암선이 표시되지 않게 하거나 사람이 인식되지 못하게 한다.
- [0131] 도 9d에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a, 100b) 사이의 이격거리(d_2)가 제2수직이격 허용오차범위(β_2)를 초과하는 경우($d_2 > \beta_2$), 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동한다. 따라서, 인접하는 마이크로LED 표시패널(100a, 100b)에서 실제 발광하는 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 간격은 L2

가 되며, $L_2=L-s_2+d_2$ (L 은 인접하는 마이크로LED 표시패널(100a,100b)에 틸이 없을 때의 발광하는 마이크로LED 사이의 거리이고 s_2 은 제1마이크로LED(140)와 제2마이크로LED(142)의 수직 이동거리)이 된다.

- [0132] 인접하는 마이크로LED 표시패널(100a,100b) 사이의 이격거리(d_2)가 제2수직이격 허용오차범위(β_2)를 초과하지 만 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 거리(s_2) 보다 작은 경우($\beta_2 < d_2 < s_2$), $L_2 < L$ 가 된다. 즉, 인접하는 마이크로LED 표시패널(100a,100b)에서 각각 발광하는 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 간격(L_2)이 완전히 밀착된(틸이 없는) 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격보다 작게 되므로, 화면상에 휘선이 발생하게 된다. 따라서, 휘선에 대한 데이터보상을 실시함으로써 화면상에서 휘선을 제거하거나 사람이 인식하지 못하게 할 수 있게 된다.
- [0133] 도 9e에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 이격거리(d_2)가 제2수직이격 허용오차범위(β_2)를 초과하며($d_2 > \beta_2$), 상기 이격거리(d_2)가 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수직이동거리(s_2)를 초과하지만 제1마이크로LED(140)와 제2마이크로LED(142)의 수직이동거리(s_2) 및 제1수직이격 허용오차범위(α_2)의 합보다는 작은 경우($s_2 < d_2 < s_2 + \alpha_2$), 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동한다.
- [0134] 인접하는 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L_2)이 $L_2=L-s_2+d_2$ 이고 $s_2 < d_2 < s_2 + \alpha_2$ 이므로, $L < L_2 < L + \alpha_2$ 이 된다.
- [0135] 따라서, 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L_2)이 간격이 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격을 초과하므로 제1마이크로LED 표시패널(100a)과 제2마이크로LED 표시패널(100b) 사이의 영역에는 휘도저하현상이 실제 표시되지만, 이 초과되는 범위가 제1수직이격 허용오차범위(α_2) 보다 작으므로 사용자를 이를 인식못하게 된다.
- [0136] 따라서, 이 구조의 경우에는 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동하지만 하면 다른 데이터보상이 없어도 사용자가 화면상의 암선을 인식하지 못하게 된다.
- [0137] 도 9f에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 이격거리(d_2)가 제2수직이격 허용오차범위(β_2)를 초과하며($d_2 > \beta_2$), 상기 이격거리(d_2)가 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수직이동거리(s_2)와 제1수직이격 허용오차범위(α_2)의 합을 초과하지만 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142)의 수직이동거리(s_2) 및 제2수직이격 허용오차범위(β_2)의 합보다 작은 경우($s_2 + \alpha_2 < d_2 < s_2 + \beta_2$), 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동한다.
- [0138] 인접하는 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L_2)이 $L_2=L-s_2+d_2$ 이고 $s_2 + \alpha_2 < d_2 < s_2 + \beta_2$ 이므로, $L + \alpha_2 < L_2 < L + \beta_2$ 가 된다.
- [0139] 따라서, 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L_2)이 간격이 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격으로부터 제1수직이격 허용오차범위(α_2)를 초과하므로 제1마이크로LED 표시패널(100a)과 제2마이크로LED 표시패널(100b) 사이의 영역에 표시되는 암선을 사용자가 인식할 수는 있지만, 이 초과되는 범위가 제2수직이격 허용오차범위(β_2) 보다 작으므로 데이터보정에 의해 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140)에 인가되는 전압 또는 전류를 조절함으로써 화면상에 암선이 표시되지 않거나 사용자가 암선을 인식하지 못하게 된다.
- [0140] 도 10a-도 10f는 마이크로LED 표시패널(100a,100b) 사이의 수평방향(x -방향)의 중첩으로 인한 휘선불량을 방지하는 방법을 나타내는 도면이다.
- [0141] 도 10a에 도시된 바와 같이, 수평방향(x -방향)으로 인접하는 마이크로LED 표시패널(100a,100b)이 밀착되어 틸이 나 서로 중첩없이 타일링되는 경우($d_3=0$), 서로 인접하는 마이크로LED 표시패널(100a,100b)의 제1마이크로LED(140)들 사이의 피치는 ℓ 이 되며, 마이크로LED 표시패널(100a,100b)의 각각에 배치된 제1마이크로LED(140)

를 구동하면 화면에는 마이크로LED 표시패널(100a,100b) 사이의 심이 전혀 표시되지 않는다.

- [0142] 도 10b에 도시된 바와 같이, 수평방향(x-방향)으로 인접하는 마이크로LED 표시패널(100a,100b) 사이의 간격이 좁아져 서로 중첩되는 영역이 발생하되, 그 수평중첩거리(d3)가 제1수평중첩 허용오차범위($\alpha 3$) 이내이면($d3 < \alpha 3$), 마이크로LED 표시패널(100a,100b)의 각각에는 제1마이크로LED(140)를 구동하여 화상을 표시한다. 이때, 수평중첩거리(d3)가 제1수평중첩 허용오차범위($\alpha 3$) 보다 작으므로, 마이크로LED 표시패널(100a,100b)의 경계영역의 화면에는 실질적으로 낮은 휘도의 휘선이 표시되지만, 사람이 이를 인식하지 못하므로 마이크로LED 표시패널(100a,100b)의 제1마이크로LED(140)를 구동하여 화상을 표시한다.
- [0143] 도 10c에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 수평중첩거리(d3)가 제1수평중첩 허용오차범위($\alpha 3$)를 초과하지만 제2수평중첩 허용오차범위($\beta 3$) 이내인 경우($\alpha 3 < d3 < \beta 3$), 인접하는 마이크로LED 표시패널(100a,100b)의 각각에는 제1마이크로LED(140)를 구동하여 화면상에 화상을 표시하고 마이크로LED 표시패널(100a,100b)의 경계의 화소영역에 배치되는 제1마이크로LED(140)에 인가되는 전압 또는 전류를 보상하여 화면상에 휘선이 표시되지 않게 하거나 사람이 인식되지 못하게 한다.
- [0144] 마이크로LED 표시장치에 구비된 마이크로LED를 설정된 휘도 보다 높은 휘도로 발광하도록 조절하는데에는 한계가 있지만, 설정된 휘도 보다 낮은 휘도로 조절하는데에는 한계가 없다. 따라서, 암선에 비해 휘선에 대한 데이터보상이 용이하고 데이터보상할 수 있는 범위가 더 크다. 다시 말해서, 데이터보상에 의해 처리할 수 있는 허용범위가 암선에 비해 휘선이 더 크다. 예를 들어, 마이크로LED 표시패널(100a,100b) 사이의 간격에 의해 암선이 발생하는 경우 데이터보상에 의해 암선을 제거할 수 있는 마이크로LED 표시패널(100a,100b)의 간격에 대한 허용범위가 약 80 μ m인데 반해, 마이크로LED 표시패널(100a,100b)의 중첩에 의해 휘선이 발생하는 경우 데이터보상에 의해 휘선을 제거할 수 있는 마이크로LED 표시패널(100a,100b)의 중첩에 대한 허용범위는 약 190 μ m로 될 수 있다. 따라서, 암선에 대한 제2수평이격 허용범위($\beta 1$)에 비해 휘선에 대한 제2수평중첩 허용범위($\beta 3$)가 더 크다.
- [0145] 도 10d에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 수평중첩거리(d3)가 제2수평중첩 허용오차범위($\beta 3$)를 초과하는 경우($d3 > \beta 3$), 인접하는 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동한다. 따라서, 인접하는 마이크로LED 표시패널(100a,100b)에서 실제 발광하는 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 간격은 $\ell 4$ 가 되며, $\ell 4 = \ell - d3 + s1$ 이 된다.
- [0146] 상기 마이크로LED 표시패널(100a,100b) 사이의 수평중첩거리(d3)가 제2수평중첩 허용오차범위($\beta 3$)를 초과하지만 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 거리(s1) 보다 작은 경우($\beta 3 < d3 < s1$), $\ell 4 > \ell$ 가 된다. 즉, 인접하는 마이크로LED 표시패널(100a,100b)에서 각각 발광하는 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 거리($\ell 4$)가 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격보다 크게 되므로, 화면상에는 암선이 발생하게 된다. 따라서, 암선에 대한 데이터보상을 실시하여 화면상에서 휘선을 제거하거나 사람이 인식하지 못하게 한다.
- [0147] 도 10e에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b)에 수평중첩거리(d3)가 제2수평중첩 허용오차범위($\beta 3$)를 초과하며($d3 > \beta 3$), 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평이동거리(s1)를 초과하지만 제1마이크로LED(140)와 제2마이크로LED(142)의 수평이동거리(s1) 및 제1수평중첩 허용오차범위($\alpha 3$)의 합보다는 작은 경우($s1 < d3 < s1 + \alpha 3$), 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동한다.
- [0148] 인접하는 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격($\ell 4$)이 $\ell 4 = \ell - d3 + s1$ 이고 $s1 < d3 < s1 + \alpha 3$ 이므로, $\ell - \alpha 3 < \ell 4 < \ell$ 이 된다.
- [0149] 따라서, 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격($\ell 4$)이 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 거리 미만이므로 제1마이크로LED 표시패널(100a)과 제2마이크로LED 표시패널(100b) 사이의 영역에는 낮은 휘도의 휘선이 발생하지만, 중첩거리의 범위가 제1수평중첩 허용오차범위($\alpha 3$) 보다는 작으므로 사용자를 이를 인식못하게 된다.
- [0150] 따라서, 이 구조의 경우에는 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동하기만 하면 다른 데이터보상이 없어도 사용

자가 화면상의 암선을 인식하지 못하게 된다.

- [0151] 도 10f에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 수평중첩거리(d_3)가 제2수평중첩 허용오차범위(β_3)를 초과하며($d_3 > \beta_3$), 상기 수평중첩거리(d_3)가 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수평이동거리(s_1)와 제1수평중첩 허용오차범위(α_3)의 합을 초과하지만 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142)의 수평이동거리(s_1) 및 제2수평중첩 허용오차범위(β_3)의 합보다 작은 경우($s_1 + \alpha_3 < d_3 < s_1 + \beta_3$), 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동한다.
- [0152] 인접하는 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L_2)이 $l_4 = l - d_3 + s_1$ 이고 $s_1 + \alpha_3 < d_3 < s_1 + \beta_3$ 이므로, $l - \beta_3 < l_4 < l - \alpha_3$ 가 된다.
- [0153] 따라서, 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(l_4)이 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격으로부터 제1수평중첩 허용오차범위(α_3)를 초과하므로 제1마이크로LED 표시패널(100a)과 제2마이크로LED 표시패널(100b) 사이의 영역에 표시되는 휘선을 사용자가 인식할 수는 있지만, 이 초과되는 범위가 제2수평중첩 허용오차범위(β_3) 보다는 작으므로 데이터보정에 의해 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140)에 인가되는 전압 또는 전류를 조절함으로써 화면상에 휘선이 표시되지 않거나 사용자가 암선을 인식하지 못하게 된다.
- [0154] 도 11a-도 11f는 인접하는 마이크로LED 표시패널(100a,100b) 사이의 수직방향(y-방향)의 간격으로 인한 휘선불량을 방지하는 방법을 나타내는 도면이다.
- [0155] 도 11a에 도시된 바와 같이, 수직방향(y-방향)으로 인접하는 마이크로LED 표시패널(100a,100b)이 틈이 없이 밀착되어 타일링되는 경우($d_4=0$), 인접하는 마이크로LED 표시패널(100a,100b)의 제1마이크로LED(140)들 사이의 피치는 L 이 되며, 마이크로LED 표시패널(100a,100b)의 각각에 배치된 제1마이크로LED(140)를 구동하면 화면에는 마이크로LED 표시패널(100a,100b) 사이의 심이 전혀 표시되지 않는다.
- [0156] 도 11b에 도시된 바와 같이, 수직방향(y-방향)으로 인접하는 마이크로LED 표시패널(100a,100b)이 중첩되지만 그 수직중첩거리(d_4)가 제1수직중첩 허용오차범위(α_4) 이내이면, 인접하는 마이크로LED 표시패널(100a,100b)의 각각에는 제1마이크로LED(140)를 구동하여 화상을 표시한다. 이때, 제1수직중첩 허용오차범위(α_4)에서는 마이크로LED 표시패널(100a,100b)의 경계영역의 화면에는 실질적으로 심이 표시되지만, 사람이 이를 인식하지 못하므로 마이크로LED 표시패널(100a,100b)의 제1마이크로LED(140)를 구동하여 화상을 표시한다.
- [0157] 도 11c에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 수직중첩거리(d_4)가 제1수직중첩 허용오차범위(α_4)를 초과하지만 제2수직중첩 허용오차범위(β_4) 이내인 경우($\alpha_4 < d_4 < \beta_4$), 마이크로LED 표시패널(100a,100b)의 각각에는 제1마이크로LED(140)를 구동하여 화면상에 화상을 표시하고 데이터보상에 의해 마이크로LED 표시패널(100a,100b)의 경계의 화소영역에 각각 배치되는 제1마이크로LED(140)에 인가되는 전압 또는 전류를 보상하여 화면상에 암선이 표시되지 않게 하거나 사람이 인식되지 못하게 한다.
- [0158] 도 11d에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 수직중첩거리(d_4)가 제2수직중첩 허용오차범위(β_4)를 초과하는 경우($d_4 > \beta_4$), 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동한다. 따라서, 인접하는 마이크로LED 표시패널(100a,100b)에서 실제 발광하는 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 간격은 L_4 가 되며, $L_4 = L - d_4 + s_2$ (L 은 인접하는 마이크로LED 표시패널(100a,100b)에 틈이 없을 때의 발광하는 마이크로LED 사이의 거리이고 s_2 은 제1마이크로LED(140)와 제2마이크로LED(142)의 수직이동거리)이 된다.
- [0159] 마이크로LED 표시패널(100a,100b)의 수직중첩거리(d_4)가 제2수직중첩 허용오차범위(β_4)를 초과하지만 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 수직거리(s_2) 보다 작은 경우($\beta_4 < d_4 < s_2$), $L_4 > L$ 가 된다. 즉, 인접하는 마이크로LED 표시패널(100a,100b)에서 각각 발광하는 제2마이크로LED(142)와 제1마이크로LED(140) 사이의 간격(L_4)이 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격보다 크게 되므로, 화면상에 암선이 발생하게 된다. 따라서, 암선에 대한 데이터보상에 따라 인접하는 마이크로LED 표시패널(100a,100b)에서 각각 발광하는 제2마이크로LED(142)와 제1마이크로LED(140)에 인가되는 전압 또는 전류를 조절하여 화면상에서 암선을 제거하거나 사람이 인식하지 못하게 한다.

- [0160] 도 11e에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 수직중첩거리(d4)가 제2수직중첩 허용오차범위($\beta 4$)를 초과하며($d4 > \beta 4$), 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수직이동거리(s2)를 초과하지만 제1마이크로LED(140)와 제2마이크로LED(142)의 수직이동거리(s2) 및 제1수직중첩 허용오차범위($\alpha 4$)의 합보다는 작은 경우($s2 < d4 < s2 + \alpha 4$), 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(142)를 구동한다.
- [0161] 인접하는 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L4)이 $L4 = L - d4 + s2$ 이고 $s2 < d4 < s2 + \alpha 4$ 이므로, $L - \alpha 4 < L4 < L$ 이 된다.
- [0162] 따라서, 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L4)이 간격이 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격 보다 작으므로 제1마이크로LED 표시패널(100a)과 제2마이크로LED 표시패널(100b) 사이의 영역에는 휘선이 표시되지만, 이 작아지는 간격의 범위가 제1수직중첩 허용오차범위($\alpha 4$) 보다 작으므로 사용자를 이를 인식못하게 된다.
- [0163] 따라서, 이 구조의 경우에는 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(142)를 구동하기만 하면 다른 데이터보상이 없어도 사용자가 화면상의 암선을 인식하지 못하게 된다.
- [0164] 도 11f에 도시된 바와 같이, 인접하는 마이크로LED 표시패널(100a,100b) 사이의 수직중첩거리(d4)가 제2수직중첩 허용오차범위($\beta 4$)를 초과하며($d4 > \beta 4$), 상기 수직중첩거리(d4)가 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142) 사이의 수직이동거리(s2)와 제1수직중첩 허용오차범위($\alpha 4$)의 합을 초과하지만 한 화소영역내의 제1마이크로LED(140)와 제2마이크로LED(142)의 수직이동거리(s2) 및 제2수직중첩 허용오차범위($\beta 4$)의 합보다 작은 경우($s2 + \alpha 4 < d4 < s2 + \beta 4$), 제1마이크로LED 표시패널(100a)에서는 제2마이크로LED(142)를 구동하고 인접하는 제2마이크로LED 표시패널(100b)에서는 제1마이크로LED(140)를 구동한다.
- [0165] 인접하는 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L4)이 $L4 = L - d4 + s2$ 이고 $s2 + \alpha 4 < d4 < s2 + \beta 4$ 이므로, $L - \beta 4 < L4 < L - \alpha 4$ 가 된다.
- [0166] 따라서, 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140) 사이의 간격(L4)이 간격이 이상적으로 타일링된 마이크로LED 표시패널(100a,100b)에 각각 배치된 제1마이크로LED(140)들 사이의 간격으로부터 제1수직중첩 허용오차범위($\alpha 2$)를 초과하므로 제1마이크로LED 표시패널(100a)과 제2마이크로LED 표시패널(100b) 사이의 영역에 표시되는 휘선을 사용자가 인식할 수는 있지만, 이 초과되는 범위가 제2수직중첩 허용오차범위($\beta 2$) 보다 작으므로 데이터보정에 의해 제1마이크로LED 표시패널(100a)에서 발광하는 제2마이크로LED(142)와 제2마이크로LED 표시패널(100b)에서 발광하는 제1마이크로LED(140)에 인가되는 전압 또는 전류를 조절함으로써 화면상에 휘선이 표시되지 않거나 사용자가 휘선을 인식하지 못하게 된다.
- [0167] 상술한 바와 같이, 본 발명에서는 주발광 마이크로LED로부터 수평 및 수직으로 일정 거리 이격된 리던던시 마이크로LED를 구비하여, 인접하는 마이크로LED 표시패널의 타일링오차에 따라 리던던시 마이크로LED를 구동하거나 일반적으로 알려진 데이터보상법에 따라 주발광 마이크로LED 및/또는 리던던시 마이크로LED의 구동을 조절함으로써 화면상에 심이 표시되는 것을 방지할 수 있게 된다.
- [0168] 이상에서 설명한 본 출원은 전술한 실시 예 및 첨부된 도면에 한정되는 것이 아니고, 본 출원의 기술적 사항을 벗어나지 않는 범위 내에서 여러 가지 치환, 변형 및 변경이 가능하다는 것이 본 출원이 속하는 기술 분야에서 통상의 지식을 가진 자에게 있어 명백할 것이다. 그러므로, 본 출원의 범위는 후술하는 특허청구범위에 의하여 나타내어지며, 특허청구범위의 의미 및 범위 그리고 그 등가 개념으로부터 도출되는 모든 변경 또는 변형된 형태가 본 출원의 범위에 포함되는 것으로 해석되어야 한다.

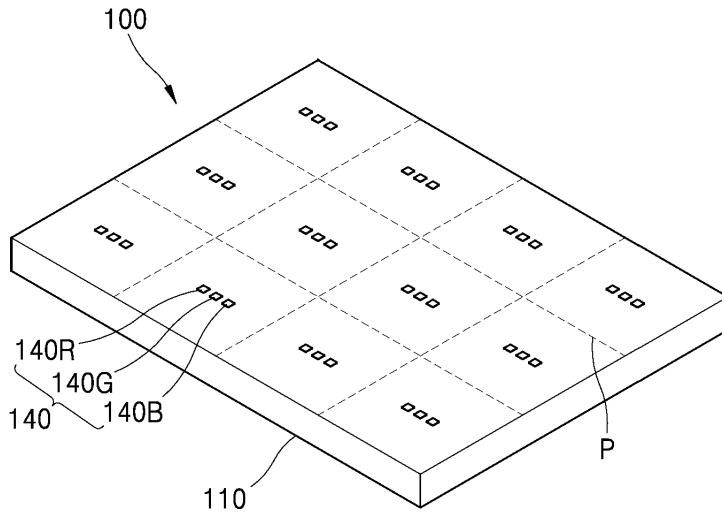
부호의 설명

- [0169] 100: 마이크로LED 표시패널 110: 기관
- 118: 버퍼층 140: 마이크로LED

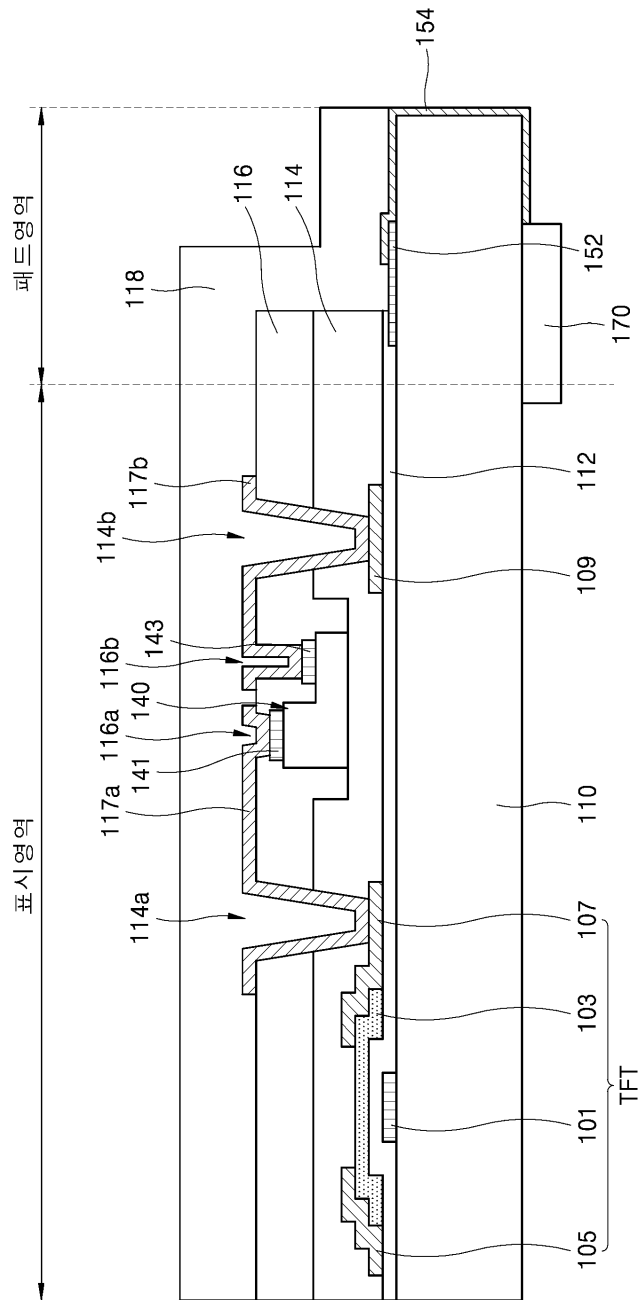
154: 링크라인 170: 회로모듈

도면

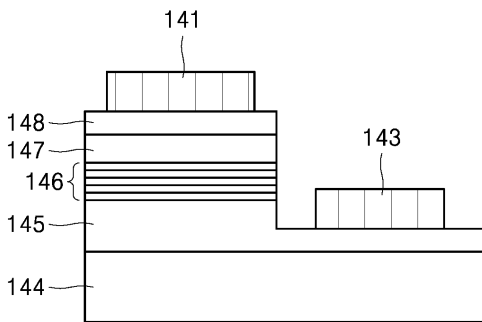
도면1



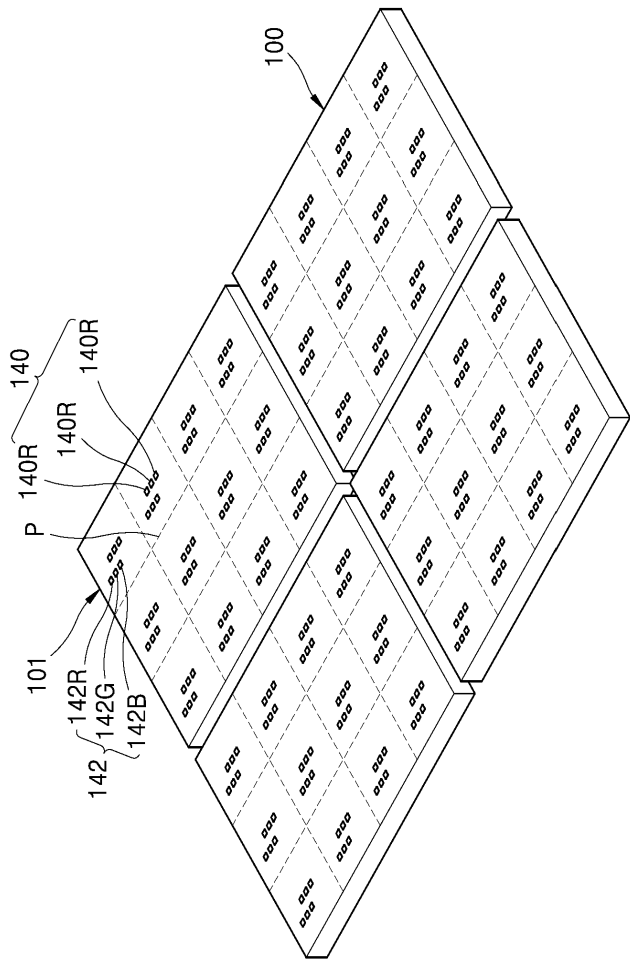
도면2



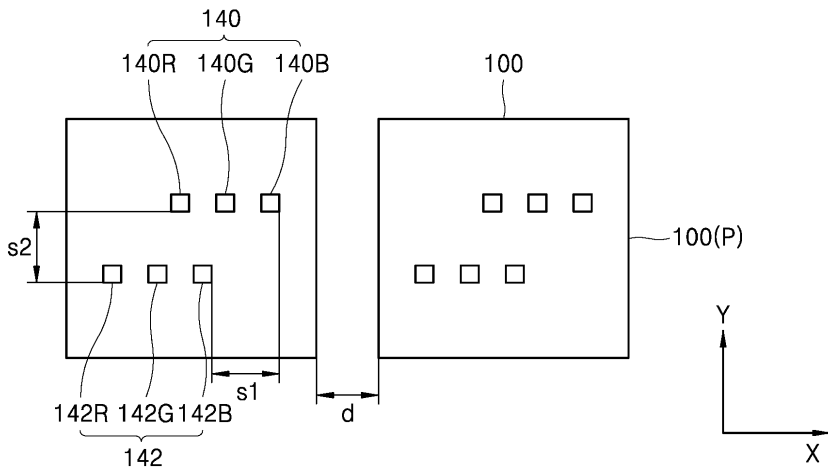
도면3



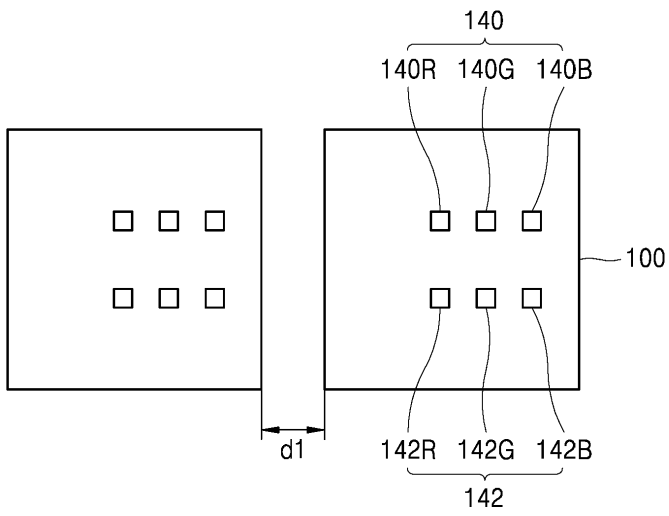
도면4



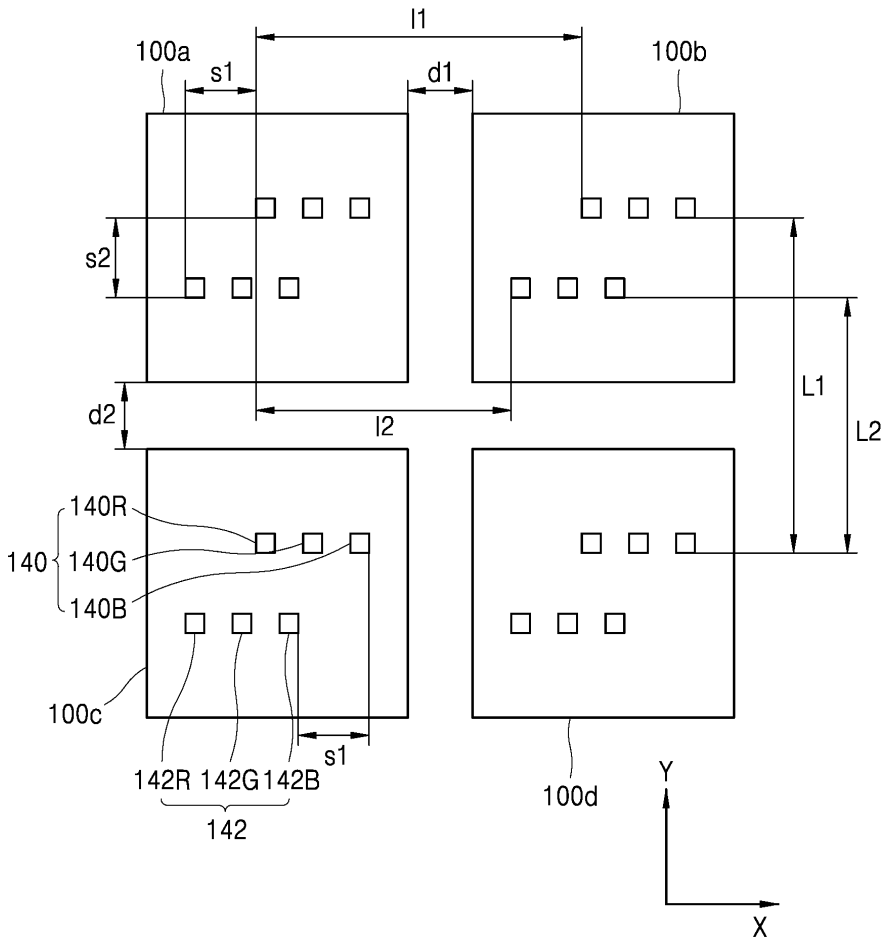
도면5



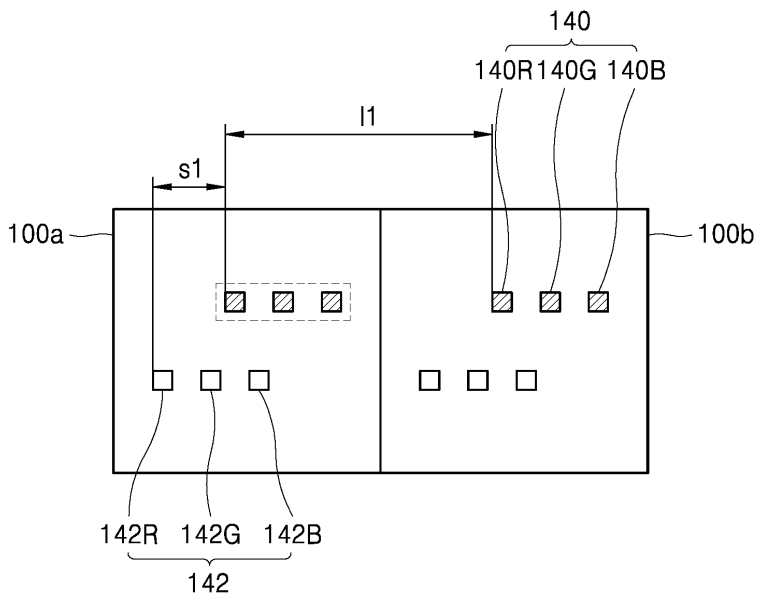
도면6



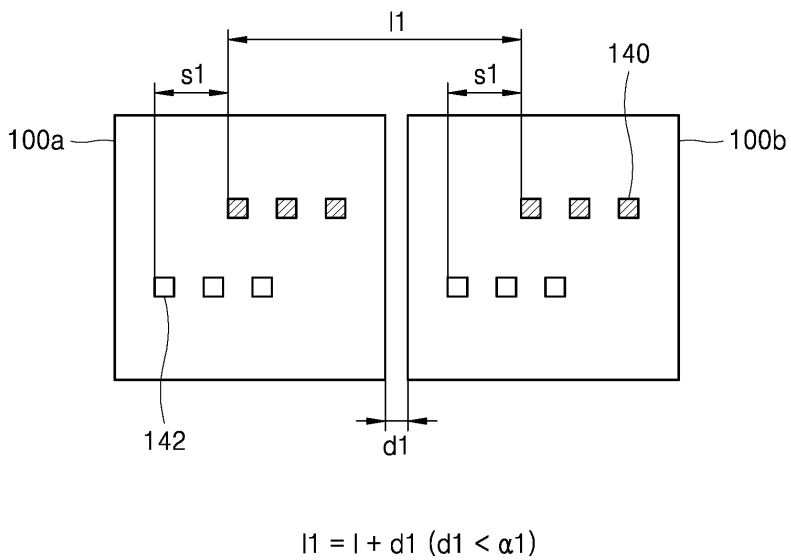
도면7



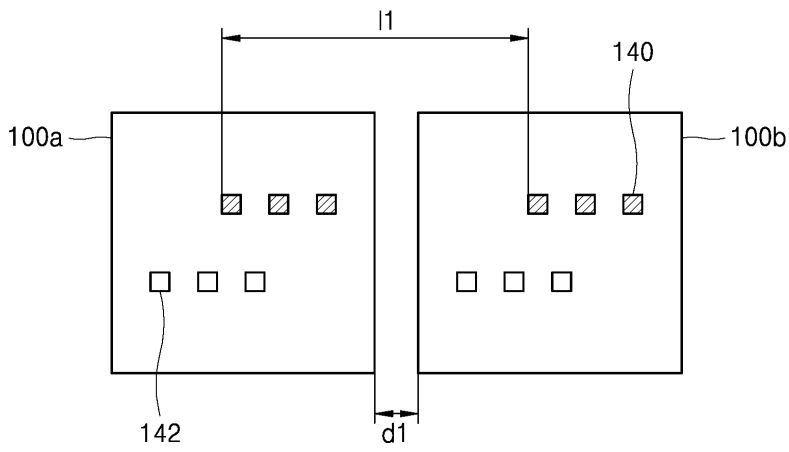
도면8a



도면8b

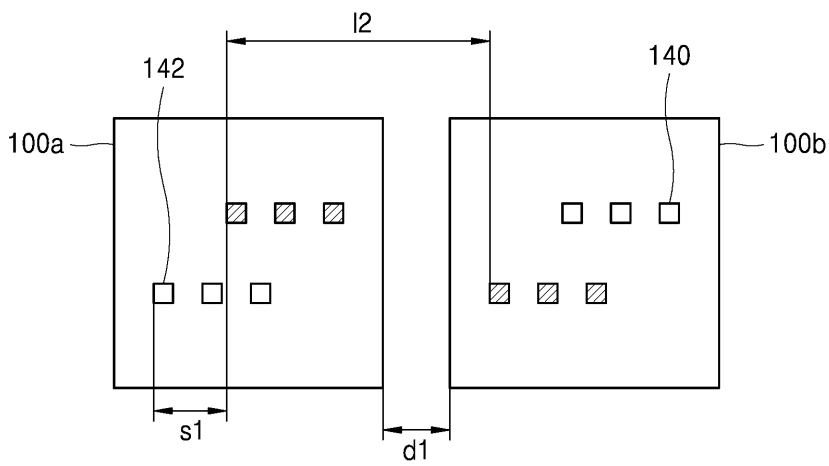


도면8c



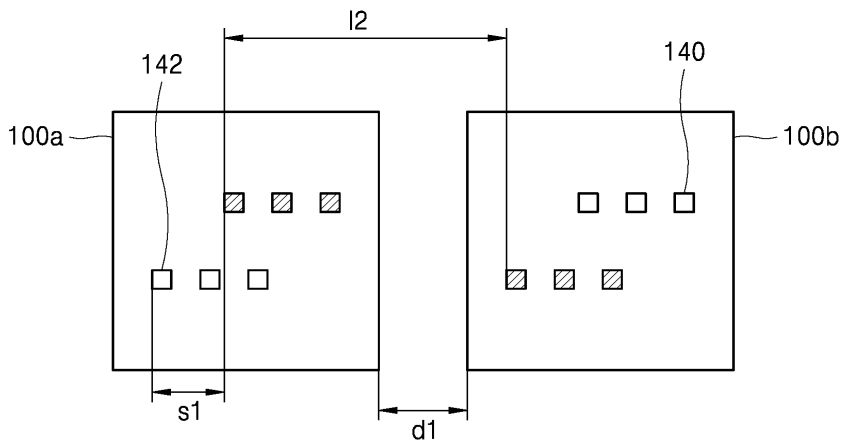
$$l1 = l + d1 \quad (\alpha1 < d1 < \beta1)$$

도면8d



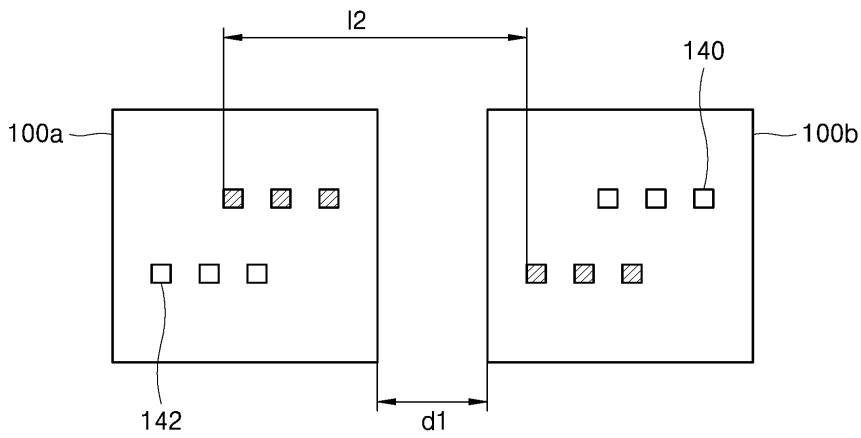
$$l2 = l - s1 + d1 \quad (\beta1 < d1 < s1)$$

도면8e



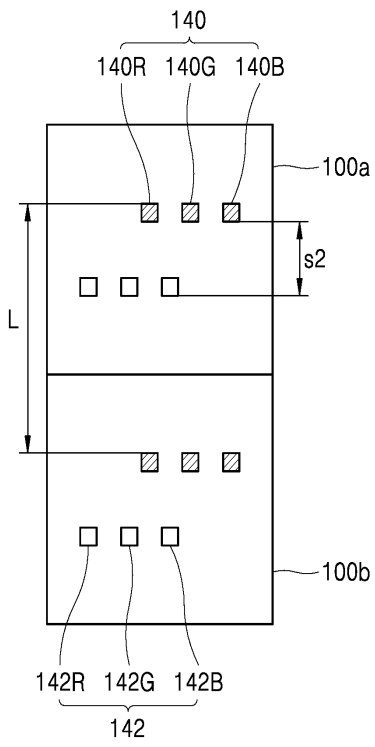
$$l2 = l - s1 + d1 \quad (s1 < d1 < s1 + \alpha1)$$

도면8f



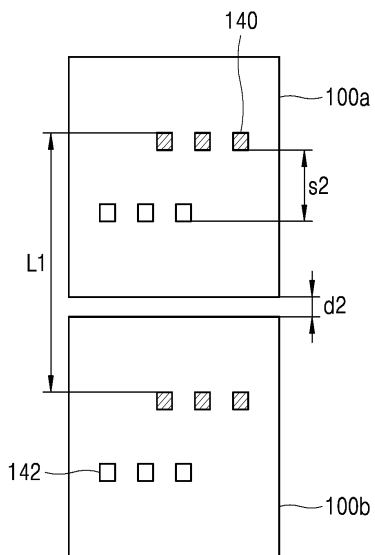
$$l2 = l - s1 + d1 \quad (s1 + \alpha1 < d1 < s1 + \beta1)$$

도면9a



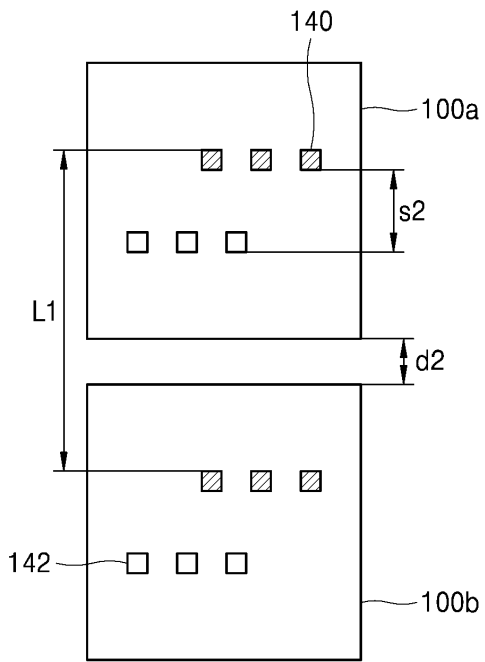
$$d2 = 0$$

도면9b



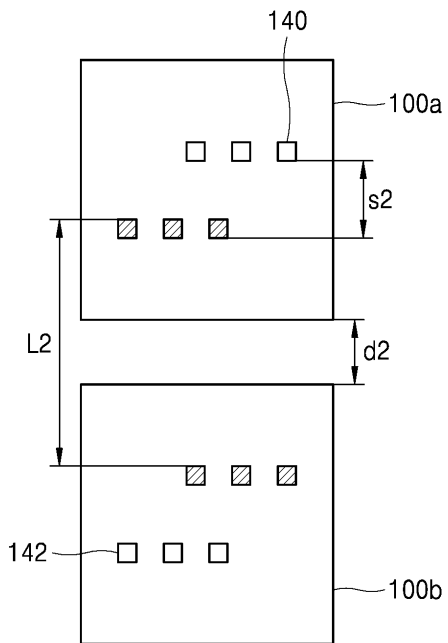
$$L1 = L + d2 \quad (d2 < \alpha 2)$$

도면9c



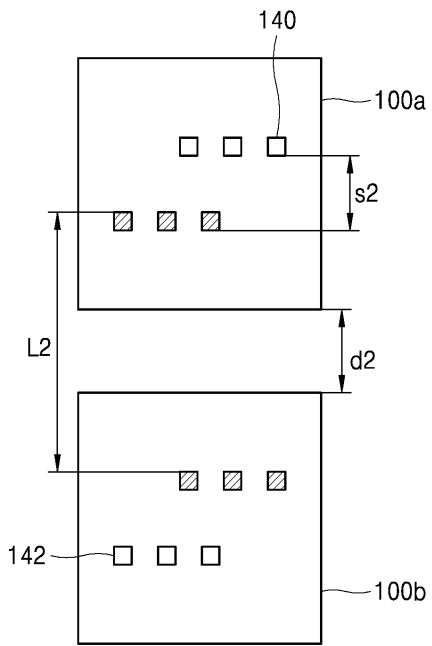
$$L1 = L + d2 \quad (\alpha2 < d2 < \beta2)$$

도면9d



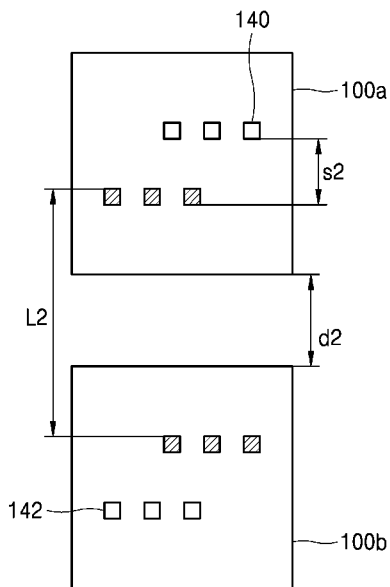
$$L2 = L - s2 + d2 \quad (\beta2 < d2 < s2)$$

도면9e



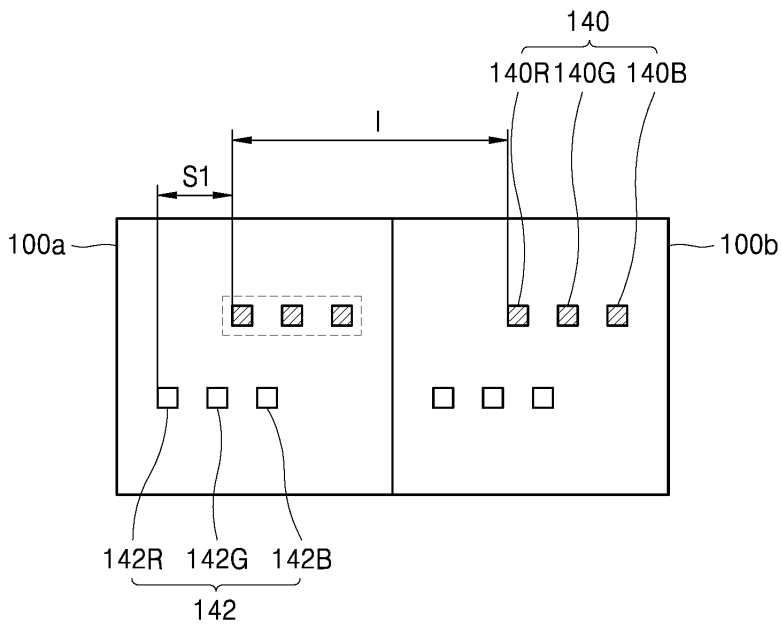
$$L2 = L - s2 + d2 \quad (s2 < d2 < s2 + \alpha2)$$

도면9f



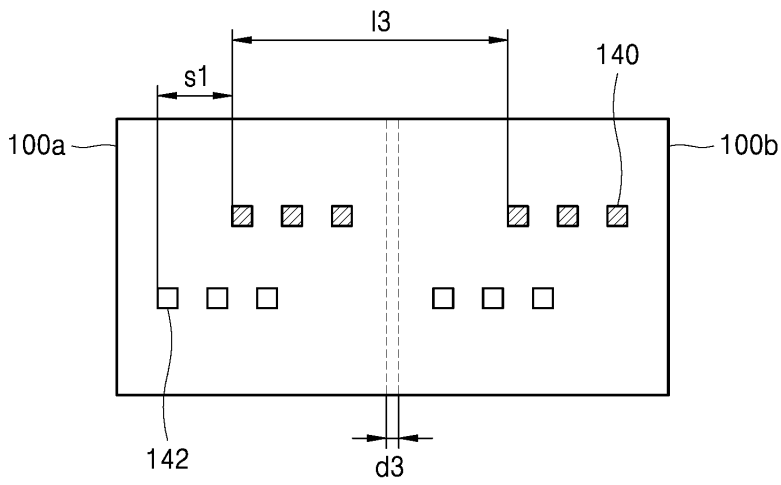
$$L2 = L - s2 + d2 \quad (s2 + \alpha2 < d2 < s2 + \beta2)$$

도면10a



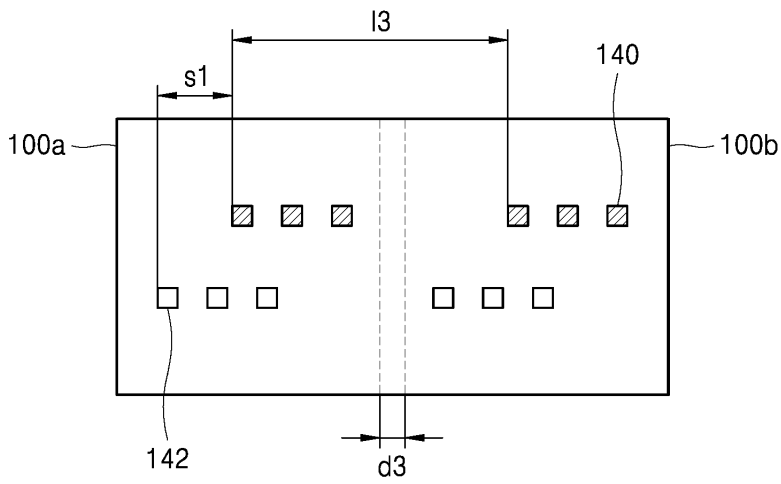
$$d3 = 0$$

도면10b



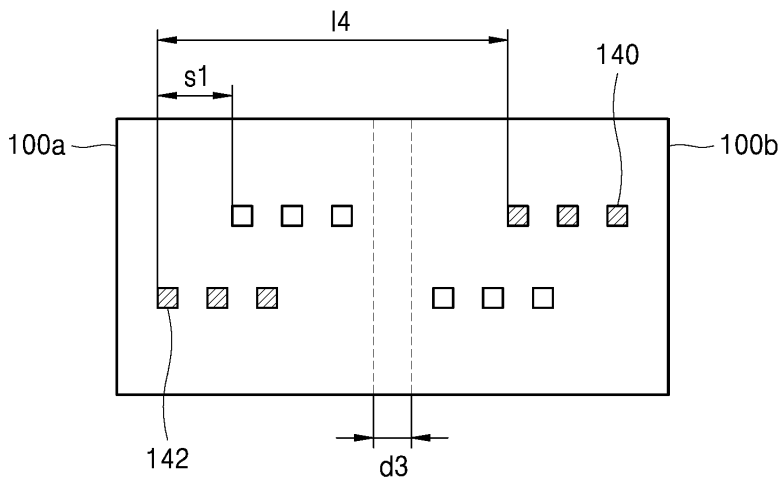
$$l3 = l - d3 \quad (d3 < \alpha3)$$

도면10c



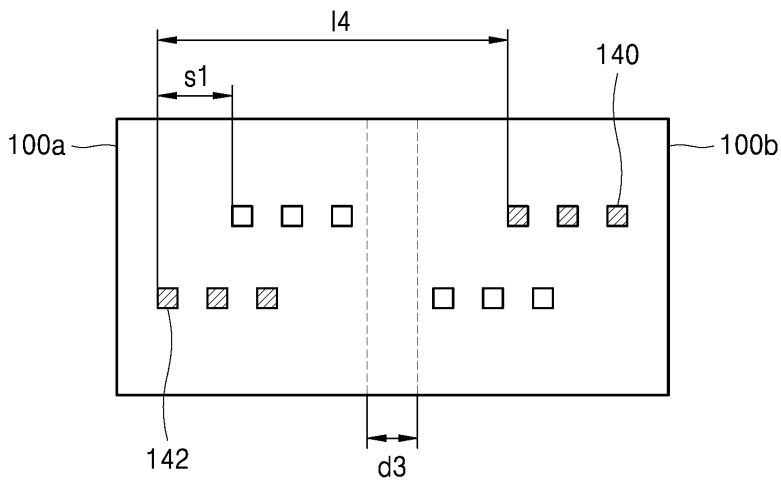
$$l3 = l - d3 \quad (\alpha3 < d3 < \beta3)$$

도면10d



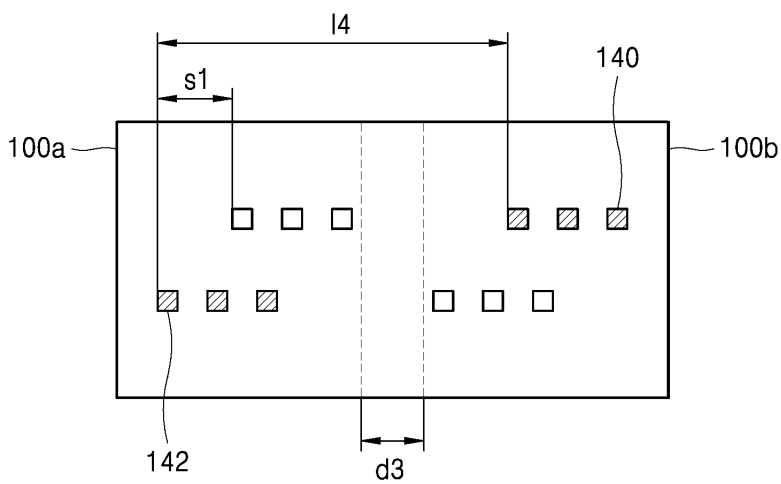
$$l4 = l - d3 + s1 \quad (\beta3 < d3 < s3)$$

도면10e



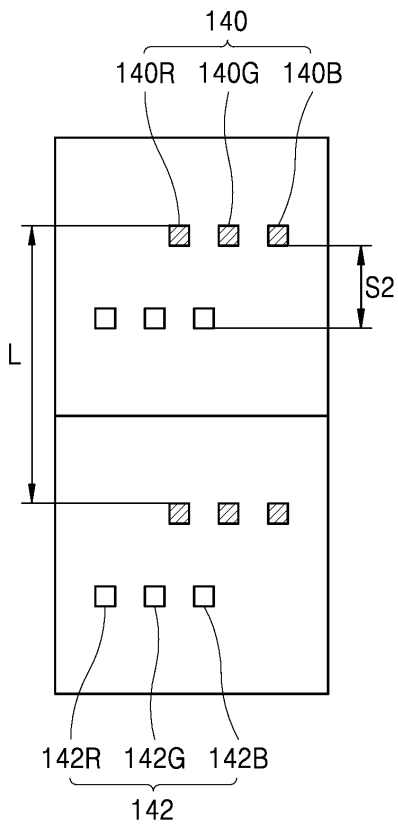
$$l_4 = l - d_3 + s_1 \quad (s_1 < d_3 < s_1 + \alpha_3)$$

도면10f



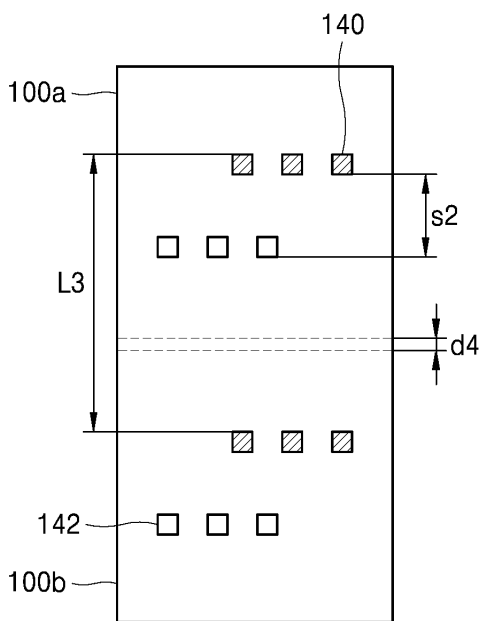
$$l_4 = l - d_3 + s_1 \quad (s_1 + \alpha_3 < d_3 < s_1 + \beta_3)$$

도면11a



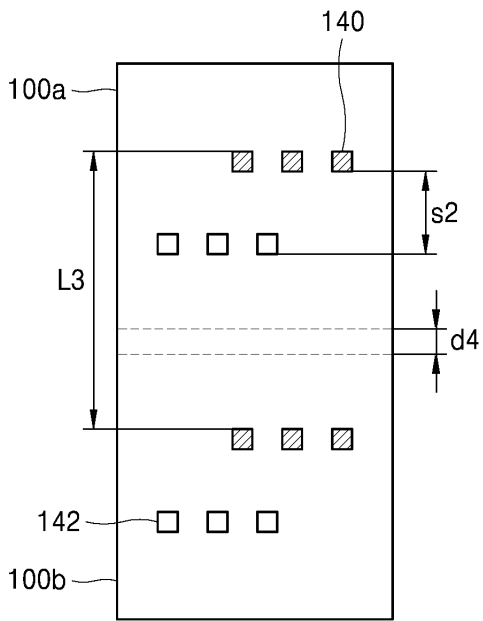
$d4 = 0$

도면11b



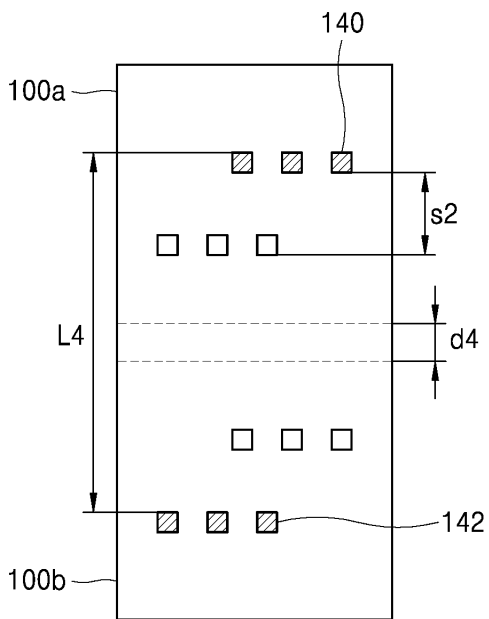
$L3 = L - d4 \ (d4 < \alpha4)$

도면11c



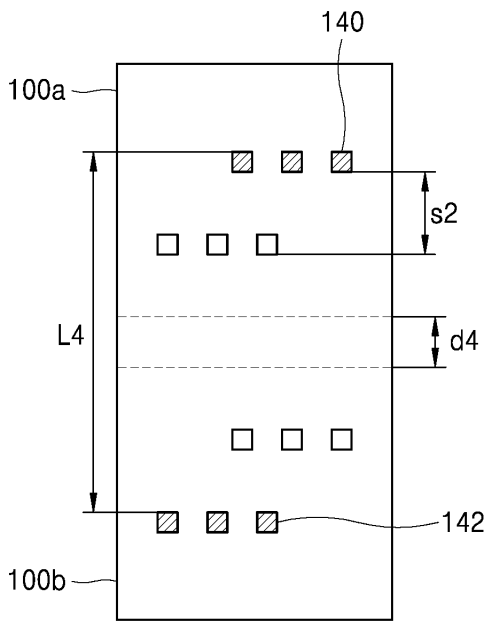
$$L3 = L - d4 \quad (\alpha4 < d4 < \beta4)$$

도면11d



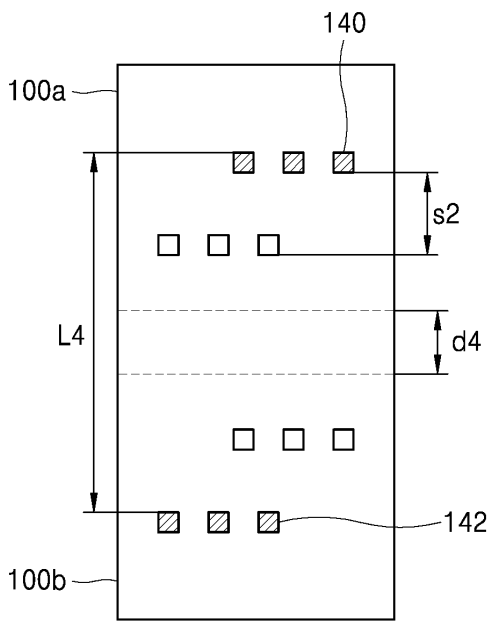
$$L4 = L - d4 + s2 \quad (\beta4 < d4 < s2)$$

도면11e



$$L4 = L - d4 + s2 \quad (s2 < d4 < s2 + \alpha4)$$

도면11f



$$L4 = L - d4 + s2 \quad (s2 + \alpha4 < d4 < s2 + \beta4)$$

专利名称(译)	微型LED显示装置及其驱动方法		
公开(公告)号	KR1020190072196A	公开(公告)日	2019-06-25
申请号	KR1020170173360	申请日	2017-12-15
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	박진우 이동훈		
发明人	박진우 이동훈		
IPC分类号	G09G3/32 G09G3/20		
CPC分类号	G09G3/32 G09G3/2003		
外部链接	Espacenet		

摘要(译)

本发明是为了防止平铺式微型LED显示装置中的心力衰竭，并且本发明包括多个像素区域，该多个像素区域包括分别在水平方向和垂直方向上间隔开的第一微型LED和第二微型LED。在其中显示面板被平铺的微型LED显示装置中，当彼此相邻的第一显示面板和第二显示面板之间没有间隙时，驱动第一显示面板和第二显示面板的第一微型LED以显示图像。并且当第一显示面板和第二显示面板之间的组装误差d超过第二允许误差范围 β 时，第一显示面板和第二显示面板之间的边界。在设置在一个区域中的第一显示面板的像素区域中驱动第一微型LED，并且在第二显示面板的像素区域中驱动第二微型LED以显示图像。

